



## Amtliche Bekanntmachungen

---

Herausgegeben im Auftrag des Rektors von der Abteilung Hochschulrechtliche, akademische und hochschulpolitische Angelegenheiten, Straße der Nationen 62, 09111 Chemnitz - Postanschrift: 09107 Chemnitz

---

Nr. 18/2017

16. Juni 2017

### Inhaltsverzeichnis

Studienordnung für den englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science (M.Sc.) an der Technischen Universität Chemnitz vom 15. Juni 2017	Seite 826
Prüfungsordnung für den englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science (M.Sc.) an der Technischen Universität Chemnitz vom 15. Juni 2017	Seite 873
Studienordnung für den konsekutiven Studiengang Energie- und Automatisierungssysteme mit dem Abschluss Master of Science (M.Sc.) an der Technischen Universität Chemnitz vom 15. Juni 2017	Seite 884
Prüfungsordnung für den konsekutiven Studiengang Energie- und Automatisierungssysteme mit dem Abschluss Master of Science (M.Sc.) an der Technischen Universität Chemnitz vom 15. Juni 2017	Seite 936

---

### **Studienordnung für den englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science (M.Sc.) an der Technischen Universität Chemnitz Vom 15. Juni 2017**

Aufgrund von § 13 Abs. 4 i. V. m. § 36 Abs. 1 des Gesetzes über die Freiheit der Hochschulen im Freistaat Sachsen (Sächsisches Hochschulfreiheitsgesetz - SächsHSFG) in der Fassung der Bekanntmachung vom 15. Januar 2013 (SächsGVBl. S. 3), das zuletzt durch Artikel 11 des Gesetzes vom 29. April 2015 (SächsGVBl. S. 349, 354) geändert worden ist, hat der Fakultätsrat der Fakultät für Elektrotechnik und Informationstechnik der Technischen Universität Chemnitz die folgende Studienordnung erlassen:

### Inhaltsübersicht

#### Teil 1: Allgemeine Bestimmungen

- § 1 Geltungsbereich
- § 2 Studienbeginn und Regelstudienzeit
- § 3 Zugangsvoraussetzungen
- § 4 Lehrformen
- § 5 Ziele des Studienganges

**Teil 2: Aufbau und Inhalte des Studiums**

- § 6 Aufbau des Studiums
- § 7 Inhalte des Studiums

**Teil 3: Durchführung des Studiums**

- § 8 Studienberatung
- § 9 Prüfungen
- § 10 Selbst-, Fern- und Teilzeitstudium

**Teil 4: Schlussbestimmungen**

- § 11 Inkrafttreten und Veröffentlichung, Übergangsregelung

- Anlagen: 1 Studienablaufplan  
2 Modulbeschreibungen

In dieser Studienordnung gelten grammatisch maskuline Personenbezeichnungen gleichermaßen für Personen weiblichen und männlichen Geschlechts. Frauen können die Amts- und Funktionsbezeichnungen dieser Studienordnung in grammatisch femininer Form führen. Dies gilt entsprechend für die Verleihung von Hochschulgraden, akademischen Bezeichnungen und Titeln.

**Teil 1  
Allgemeine Bestimmungen****§ 1  
Geltungsbereich**

Die vorliegende Studienordnung regelt auf der Grundlage der jeweils gültigen Prüfungsordnung Ziele, Inhalte, Aufbau, Ablauf und Durchführung des Studienganges Embedded Systems mit dem Abschluss Master of Science an der Fakultät für Elektrotechnik und Informationstechnik der Technischen Universität Chemnitz.

**§ 2  
Studienbeginn und Regelstudienzeit**

- (1) Ein Studienbeginn ist in der Regel im Wintersemester möglich.
- (2) Der Studiengang hat eine Regelstudienzeit von vier Semestern (zwei Jahren). Das Studium umfasst Module im Gesamtumfang von 120 Leistungspunkten (LP). Dies entspricht einem durchschnittlichen Arbeitsaufwand von 3600 Arbeitsstunden.

**§ 3  
Zugangsvoraussetzungen**

- (1) Die Zugangsvoraussetzung für den Masterstudiengang Embedded Systems erfüllt, wer an der Technischen Universität Chemnitz im Bachelorstudiengang Informations- und Kommunikationstechnik, im Bachelorstudiengang Elektrotechnik oder im Bachelorstudiengang Elektrotechnik und Informationstechnik oder wer in einem inhaltlich gleichwertigen Studiengang einen berufsqualifizierenden Hochschulabschluss erworben hat und Englischkenntnisse auf dem Niveau B2 des Gemeinsamen Europäischen Referenzrahmens für Sprachen nachweist.
- (2) Über die Gleichwertigkeit sowie über den Zugang anderer Bewerber entscheidet der Prüfungsausschuss.

**§ 4  
Lehrformen**

- (1) Lehrformen können sein: die Vorlesung (V), das Seminar (S), die Übung (Ü), das Projekt (PR), das Kolloquium (K), das Tutorium (T), das Praktikum (P) oder die Exkursion (E).

- (2) Tutorien zur Unterstützung der Studierenden sind in den Modulbeschreibungen geregelt.  
 (3) Die Lehrveranstaltungen werden in englischer Sprache abgehalten.

## § 5

### Ziele des Studienganges

Die Ziele für den Studiengang leiten sich einerseits von der zunehmenden Präsenz von Embedded Systems in der Gesellschaft ab und orientieren sich andererseits an den steigenden beruflichen Anforderungen an Absolventen, bedingt durch die stetige Dynamisierung von technischen Prozessen und die zunehmende Globalisierung. Die Absolventen sollen die Fähigkeit erlangen, ingenieurwissenschaftliche Aufgabenstellungen an der Schnittstelle zwischen Hardware und Software im internationalen Kontext zu lösen. Dabei wird angestrebt, dass sie durch Vernetzung von Mikrosystemtechnologien, Informations- und Kommunikationstechniken und Softwareentwicklung intelligente Systemlösungen entwickeln. Neben der theoretischen Vermittlung von Zusammenhängen wird im Studiengang durch forschungsrelevante Praktika und Seminare ein enger Praxisbezug angestrebt. Darüber hinaus sollen den Studierenden betriebswirtschaftliche Kenntnisse als auch sprachliche Kompetenzen vermittelt werden.

Der Masterstudiengang Embedded Systems verknüpft somit die spezifischen Erfordernisse eines ingenieurwissenschaftlichen Studienganges mit den Anforderungen des globalen Arbeitsmarktes für Ingenieure. Das Ausbildungsprofil gewährleistet, dass die Absolventen eine fundierte Ingenieursausbildung erhalten, die sie für die Bewältigung komplexer Aufgaben im Bereich international operierender Unternehmen oder für den Schritt in die Selbstständigkeit qualifiziert. Außerdem wird die Möglichkeit zur wissenschaftlichen Weiterqualifikation (Promotion) gegeben.

## Teil 2

### Aufbau und Inhalte des Studiums

## § 6

### Aufbau des Studiums

- (1) Im Studium werden 120 LP erworben, die sich wie folgt zusammensetzen:

#### 1. Basismodule:

**Σ 47 LP**

##### 1.1 Basismodule Komponenten für eingebettete Systeme

1.1.1	Components and Architectures of Embedded Systems	5 LP	Pflichtmodul
1.1.2	Smart Sensor Systems	6 LP	Pflichtmodul
1.1.3	Digital Signal Processing 1	5 LP	Pflichtmodul
1.1.4	Computer Vision 1	5 LP	Pflichtmodul
1.1.5	Design of Software for Embedded Systems	5 LP	Pflichtmodul
1.1.6	Real-Time Systems	5 LP	Pflichtmodul
1.1.7	Project Lab Embedded Systems	6 LP	Pflichtmodul

##### 1.2 Basismodule System Design

1.2.1	Design of Digital Systems	5 LP	Pflichtmodul
1.2.2	Hardware/Software-Codesign I	5 LP	Pflichtmodul

#### 2. Vertiefungsmodule:

**Σ 33 LP**

Aus den nachfolgend genannten Vertiefungsmodulen 2.1 bis 2.5 sind Module im Gesamtumfang von 33 LP auszuwählen:

##### 2.1 Vertiefungsmodule System Design

2.1.1	Design of Heterogeneous Systems	5 LP	Wahlpflichtmodul
2.1.2	Design for Testability for Circuits and Systems	2 LP	Wahlpflichtmodul
2.1.3	Hardware/Software-Codesign II	5 LP	Wahlpflichtmodul
2.1.4	Hardware Acceleration using FPGAs	5 LP	Wahlpflichtmodul
2.1.5	Verification of Digital Systems	3 LP	Wahlpflichtmodul

##### 2.2 Vertiefungsmodule Automotive Systems

2.2.1	Software Platforms for Automotive Systems	5 LP	Wahlpflichtmodul
-------	---	------	------------------

2.2.2	Automotive Sensor Systems	5 LP	Wahlpflichtmodul
<b>2.3 Vertiefungsmodule Signal Processing</b>			
2.3.1	Image Processing and Pattern Recognition	5 LP	Wahlpflichtmodul
2.3.2	Multisensorial Systems	4 LP	Wahlpflichtmodul
2.3.3	Digital Signal Processing 2	3 LP	Wahlpflichtmodul
2.3.4	Video Signal Processing	3 LP	Wahlpflichtmodul
2.3.5	Computer Vision 2	3 LP	Wahlpflichtmodul
2.3.6	Numerical Simulation with MATLAB	3 LP	Wahlpflichtmodul
2.3.7	Mobile Localization and Navigation	2 LP	Wahlpflichtmodul
2.3.8	Antennas and Wave Propagation	2 LP	Wahlpflichtmodul
2.3.9	Self-Organizing Networks	2 LP	Wahlpflichtmodul
2.3.10	Network Security	2 LP	Wahlpflichtmodul
<b>2.4 Vertiefungsmodule Eingebettete Systeme</b>			
2.4.1	Advanced Embedded Systems	2 LP	Wahlpflichtmodul
<b>2.5 Nichttechnische Vertiefungsmodulare</b>			
2.5.1	Optimization for Non-Mathematicians	6 LP	Wahlpflichtmodul
2.5.2	Management Accounting	3 LP	Wahlpflichtmodul
2.5.3	Communication and Leadership	4 LP	Wahlpflichtmodul
<b>3. Modul Forschungsprojekt:</b>			
3.1	Research Project	10 LP	Pflichtmodul
<b>4. Modul Master-Arbeit:</b>			
4.1	Master Thesis	30 LP	Pflichtmodul

(2) Der empfohlene Ablauf des Studiums im Masterstudiengang Embedded Systems an der Technischen Universität Chemnitz innerhalb der Regelstudienzeit ergibt sich aus der zeitlichen Gliederung im Studienablaufplan (siehe Anlage 1) und dem modularen Aufbau des Studienganges.

## § 7

### Inhalte des Studiums

(1) Der Masterstudiengang Embedded Systems ist konsekutiv zum Bachelorstudiengang Informations- und Kommunikationstechnik, zum Bachelorstudiengang Elektrotechnik und zum Bachelorstudiengang Elektrotechnik und Informationstechnik. In den Basismodulen wird den Studierenden ein umfassendes Verständnis über die Konzepte, Techniken, Theorien und Entwurfsmethoden von eingebetteten Systemen vermittelt. Die Schwerpunkte liegen im Systementwurf, dem Systemdesign sowie den Systemarchitekturen. Durch gezielte Verknüpfung von Hardware- und Softwarewissen wird den Studierenden unter Einbezug der aktuellsten Forschungsarbeiten der jeweiligen Professuren ein vollständiger Einblick in eingebettete Systeme gegeben.

Die ersten drei Semester werden durch umfangreiche Wahlmöglichkeiten in den Bereichen eingebettete Systeme, System Design, Kommunikationstechnik sowie nicht-technische Vertiefungsrichtungen abgerundet. Die Wahlfreiheit soll jedem einzelnen Studierenden die Möglichkeit geben, eigene Schwerpunktmodule zu setzen und damit eigene Interessen zu bedienen und/oder Schwächen auszugleichen. Das Treffen von eigenen Entscheidungen fördert die Selbstständigkeit der Studierenden und trägt zu deren Persönlichkeitsbildung bei.

Dem Praxisbezug wird im Studium ein hoher Stellenwert zugeschrieben. Im zweiten Semester wird deshalb ein Praktikum zu eingebetteten Systemen angeboten, wobei die Studierenden unter Anwendung des bisher erworbenen Wissens eine praktische Aufgabenstellung oder Forschungsaufgabe bearbeiten. Die Fähigkeiten sich selbstständig mit einer Problemstellung auseinanderzusetzen und sich dazu erforderliches Wissen und wissenschaftliche Methoden anzueignen, wird im Rahmen der Projektarbeit im 3. Semester weiter vertieft. In der Masterarbeit und der abschließenden Verteidigung der Arbeit weisen die Studierenden nach, dass sie ein anspruchsvolles Thema innerhalb einer begrenzten Zeit wissenschaftlich bearbeiten können.

(2) Inhalte, Ziele, Lehrformen, Leistungspunkte, Prüfungen sowie Häufigkeit des Angebots und Dauer der einzelnen Module sind in den Modulbeschreibungen (siehe Anlage 2) dargestellt.

### **Teil 3**

#### **Durchführung des Studiums**

#### **§ 8**

##### **Studienberatung**

- (1) Neben der zentralen Studienberatung an der Technischen Universität Chemnitz findet eine Fachstudienberatung statt. Der Fakultätsrat der Fakultät für Elektrotechnik und Informationstechnik beauftragt ein Mitglied der Fakultät mit der Wahrnehmung dieser Beratungsaufgabe.
- (2) Es wird empfohlen, eine Studienberatung insbesondere in folgenden Fällen in Anspruch zu nehmen:
1. vor Beginn des Studiums,
  2. vor einem Studienaufenthalt im Ausland,
  3. vor einem Praktikum,
  4. im Falle von Studiengangs- oder Hochschulwechsel,
  5. nach nicht bestandenen Prüfungen.

#### **§ 9**

##### **Prüfungen**

Die Regelungen zu Prüfungen sind in der Prüfungsordnung für den englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science (M.Sc.) an der Technischen Universität Chemnitz enthalten.

#### **§ 10**

##### **Selbst-, Fern- und Teilzeitstudium**

- (1) Die Studierenden sollen die Inhalte der Lehrveranstaltungen in selbständiger Arbeit vertiefen und sich auf die zu besuchenden Lehrveranstaltungen vorbereiten. Die für den erfolgreichen Abschluss des Studiums erforderlichen Kenntnisse werden nicht ausschließlich durch den Besuch von Lehrveranstaltungen erworben, sondern müssen durch zusätzliche Studien ergänzt werden.
- (2) Ein Fernstudium oder Teilzeitstudium ist nicht vorgesehen.

### **Teil 4**

#### **Schlussbestimmungen**

#### **§ 11**

##### **Inkrafttreten und Veröffentlichung, Übergangsregelung**

Die Studienordnung gilt für die ab Wintersemester 2017/2018 Immatrikulierten.

Für Studierende, die ihr Studium vor dem Wintersemester 2017/2018 aufgenommen haben, gilt die Studienordnung für den englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science (M.Sc.) an der Technischen Universität Chemnitz vom 7. August 2013 (Amtliche Bekanntmachungen Nr. 19/2013, S. 915) fort.

Die Studienordnung tritt am Tage nach ihrer Veröffentlichung in den Amtlichen Bekanntmachungen der Technischen Universität Chemnitz in Kraft.

Ausgefertigt aufgrund des Beschlusses des Fakultätsrates der Fakultät für Elektrotechnik und Informationstechnik vom 16. Mai 2017 und der Genehmigung durch das Rektorat der Technischen Universität Chemnitz vom 24. Mai 2017.

Chemnitz, den 15. Juni 2017

Der Rektor  
der Technischen Universität Chemnitz

Prof. Dr. Gerd Strohmeier

Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENABLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Workload Leistungspunkte Gesamt
<b>1. Basismodule:</b>					
<b>1.1 Basismodule Komponenten für eingebettete Systeme</b>					
1.1.1	Components and Architectures of Embedded Systems	150 AS 4 LVS (V2/Ü1/P1) PVL: Praktikum PL: Klausur			150 AS / 5 LP
1.1.2	Smart Sensor Systems	180 AS 5 LVS (V2/Ü1/P2) PVL: Praktikum PL: Klausur			180 AS / 6 LP
1.1.3	Digital Signal Processing 1	150 AS 4 LVS (V2/S2) PL: Klausur			150 AS / 5 LP
1.1.4	Computer Vision 1	150 AS 4 LVS (V3/Ü1) PL: Klausur			150 AS / 5 LP
1.1.5	Design of Software for Embedded Systems		150 AS 3 LVS (V2/Ü1) PVL: Übungsaufgaben PL: Klausur		150 AS / 5 LP
1.1.6	Real-Time Systems		150 AS 4 LVS (V2/Ü2) PL: Klausur		150 AS / 5 LP

Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENABLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Workload Leistungspunkte Gesamt
<b>1.1.7 Project Lab Embedded Systems</b>		180 AS 6 LVS (S6) PVL: Vortrag PL: mündl. Prüfung			180 AS / 6 LP
<b>1.2 Basismodule System Design</b>					
<b>1.2.1 Design of Digital Systems</b>	150 AS 4 LVS (V1/Ü1/S1/P1) PVL: Praktikum PL: Klausur				150 AS / 5 LP
<b>1.2.2 Hardware/Software-Codesign I</b>	150 AS 4 LVS (V2/Ü2) PL: Klausur				150 AS / 5 LP
<b>2. Vertiefungsmodule:</b> Aus den nachfolgend genannten Vertiefungsmodulen 2.1 bis 2.5 sind Module im Gesamtumfang von 33 LP auszuwählen:					
<b>2.1 Vertiefungsmodule System Design</b>					
<b>2.1.1 Design of Heterogeneous Systems</b>		150 AS 4 LVS (V1/Ü1/S1/P1) PVL: Praktikum PL: Klausur			150 AS / 5 LP
<b>2.1.2 Design for Testability for Circuits and Systems</b>	60 AS 2 LVS (V1/Ü1) PL: Klausur				60 AS / 2 LP
<b>2.1.3 Hardware/Software-Codesign II</b>		150 AS 4 LVS (V2/Ü2) PL: Klausur			150 AS / 5 LP



Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENABLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Workload Leistungspunkte Gesamt
<b>2.1.4 Hardware Acceleration using FPGAs</b>			150 AS 4 LVS (V1/S1/P2) PVL: Praktikum PL: mündl. Präsentation		150 AS / 5 LP
<b>2.1.5 Verification of Digital Systems</b>		90 AS 3 LVS (V1/Ü1/PT) PVL: Praktikum PL: Klausur			90 AS / 3 LP
<b>2.2 Vertiefungsmodule Automotive Systems</b>					
<b>2.2.1 Software Platforms for Automotive Systems</b>			150 AS 3 LVS (V2/Ü1) PL: Klausur		150 AS / 5 LP
<b>2.2.2 Automotive Sensor Systems</b>		150 AS 4 LVS (V1/S3) 2 PL: mündl. Prüfung, technischer Bericht			150 AS / 5 LP
<b>2.3 Vertiefungsmodule Signal Processing</b>					
<b>2.3.1 Image Processing and Pattern Recognition</b>		60 AS 2 LVS (V2)	90 AS 3 LVS (V1/P2) PVL: Praktikum PL: mündl. Prüfung		150 AS / 5 LP

Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENABLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Workload Leistungspunkte Gesamt
2.3.2 Multisensorial Systems	60 AS 2 LVS (V2)	60 AS 2 LVS (V1/PT) PVL: Praktikum PL: Klausur			120 AS/ 4 LP
2.3.3 Digital Signal Processing 2		90 AS 3 LVS (V1/S2) PL: Klausur			90 AS/ 3 LP
2.3.4 Video Signal Processing		90 AS 3 LVS (V2/Ü1) PL: Klausur			90 AS/ 3 LP
2.3.5 Computer Vision 2		90 AS 3 LVS (V2/Ü1) PL: Klausur			90 AS/ 3 LP
2.3.6 Numerical Simulation with MATLAB		90 AS 3 LVS (V1/S2) PL: Klausur			90 AS/ 3 LP
2.3.7 Mobile Localization and Navigation			60 AS 2 LVS (V2) PL: mündl. Prüfung		60 AS/ 2 LP
2.3.8 Antennas and Wave Propagation		60 AS 2 LVS (V2) PL: Klausur			60 AS/ 2 LP
2.3.9 Self-Organizing Networks		60 AS 2 LVS (V2) PL: Klausur			60 AS/ 2 LP

Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENABLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Workload Leistungspunkte Gesamt
<b>2.3.10 Network Security</b>		60 AS 2 LVS (V2) PL: Klausur			60 AS / 2 LP
<b>2.4 Vertiefungsmodule Eingebettete Systeme</b>					
<b>2.4.1 Advanced Embedded Systems</b>	60 AS 2 LVS (V2) PL: Klausur				60 AS / 2 LP
<b>2.5 Nichttechnische Vertiefungsmodule</b>					
<b>2.5.1 Optimization for Non-Mathematicians</b>			180 AS 4 LVS (V2/Ü2) PL: mündl. Prüfung		180 AS / 6 LP
<b>2.5.2 Management Accounting</b>			90 AS 2 LVS (V1/Ü1) PL: Klausur		90 AS / 3 LP
<b>2.5.3 Communication and Leadership</b>	120 AS 2 LVS (S2) 2 PL: Präsentation, Klausur				120 AS / 4 LP

Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENBLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Workload Leistungspunkte Gesamt
<b>3. Modul Forschungsprojekt:</b>					
3.1 Research Project			300 AS 2 LVS (S1/PR1) 2 PVL: schriftl. Konzept, Präsentation 2 PL: schriftl. Ausarbeitung, Präsentation		300 AS / 10 LP
<b>4. Modul Master-Arbeit:</b>					
4.1 Master Thesis				900 AS 2 PL: Masterarbeit, mündl. Vortrag mit Kolloquium	900 AS / 30 LP
<b>Gesamt LVS</b> (Beispielrechnung unter Berücksichtigung aller Pflichtmodule sowie der Module 2.1.1, 2.1.3, 2.1.4, 2.2.1, 2.2.2, 2.3.7 und 2.5.1)	25 LVS	26 LVS	15 LVS	0	66 LVS
<b>Gesamt AS</b> (Beispielrechnung unter Berücksichtigung aller Pflichtmodule sowie der Module 2.1.1, 2.1.3, 2.1.4, 2.2.1, 2.2.2, 2.3.7 und 2.5.1)	930 AS	930 AS	840 AS	900 AS	3600 AS / 120 LP

PL Prüfungsleistung  
 PVL Prüfungsvorleistung  
 AS Arbeitsstunden  
 LP Leistungspunkte  
 V Vorlesung  
 S Seminar  
 Ü Übung  
 T Tutorium  
 ASL Anrechenbare Studienleistung

T Tutorium  
 LVS Lehrveranstaltungsstunden  
 P Praktikum  
 E Exkursion  
 K Kolloquium  
 PR Projekt

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	1.1.1
<b>Modulname</b>	Components and Architectures of Embedded Systems
<b>Modulverantwortlich</b>	Professur Schaltkreis- und Systementwurf
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Grundlagen und Klassifikationsmöglichkeiten der Rechnerarchitektur</li> <li>• Methoden und Phasen des Rechnerentwurfs</li> <li>• Erweiterte Architekturkonzepte von Mikroprozessoren und –controllern (Steuerwerk, Rechenwerk, Speicher)</li> <li>• IP-Cores und deren Schnittstellen</li> <li>• Hardwarenahe Programmierung</li> </ul> <p><u>Qualifikationsziele:</u> Überblick über Rechnerarchitekturen und Klassifikationsmöglichkeiten, Erwerb von Kenntnissen zu Aufbau und Funktion von Grundkomponenten und verschiedenen eingebetteten Systemen sowie zugehörigen Schnittstellen</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung, Übung und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Components and Architectures of Embedded Systems (2 LVS)</li> <li>• Ü: Components and Architectures of Embedded Systems (1 LVS)</li> <li>• P: Components and Architectures of Embedded Systems (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten. Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (mehrfach wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum Components and Architectures of Embedded Systems</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Components and Architectures of Embedded Systems</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	1.1.2
<b>Modulname</b>	Smart Sensor Systems
<b>Modulverantwortlich</b>	Professur Mess- und Sensortechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Einführung zu intelligenten Sensorsystemen</p> <ul style="list-style-type: none"> <li>• Grundlagen der Sensorik</li> <li>• Sensoreigenschaften</li> <li>• Ausgewählte Sensorprinzipien</li> <li>• Entwurf von Sensorsystemen</li> <li>• Messdatenerfassung und Sensorschnittstellen</li> <li>• Fortgeschrittene Verfahren der Analog-Digital-Umsetzung</li> <li>• Sensorsignalverarbeitung</li> <li>• Ausgewählte Sensoranwendungen</li> </ul> <p><u>Qualifikationsziele:</u> Das vermittelte Wissen soll die Studierenden in die Lage versetzen, Sensoren für Messaufgaben in geeigneter Weise auszuwählen und die entsprechenden Sensorsysteme und Schnittstellen entwerfen zu können.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung, Übung und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Smart Sensor Systems (2 LVS)</li> <li>• Ü: Smart Sensor Systems (1 LVS)</li> <li>• P: Smart Sensor Systems (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten. Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (mehrfach wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum Smart Sensor Systems</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Smart Sensor Systems</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 6 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 180 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	1.1.3
<b>Modulname</b>	Digital Signal Processing 1
<b>Modulverantwortlich</b>	Professur Digital- und Schaltungstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Abtastung und Rekonstruktion</li> <li>• Quantisierung             <ul style="list-style-type: none"> <li>○ A/D-Konverter</li> <li>○ D/A-Konverter</li> <li>○ Quantisierungsrauschen</li> <li>○ Überabtastung</li> </ul> </li> <li>• Diskrete Systeme             <ul style="list-style-type: none"> <li>○ Linearität und Zeitinvarianz</li> <li>○ Kausalität und Stabilität</li> </ul> </li> <li>• Digitale Filter             <ul style="list-style-type: none"> <li>○ Z-Transformation</li> <li>○ FIR-Filter</li> <li>○ IIR-Filter</li> </ul> </li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten werden befähigt, eigenständig Signalverarbeitungsalgorithmen zu entwerfen und zu programmieren.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Seminar.</p> <ul style="list-style-type: none"> <li>• V: Digital Signal Processing 1 (2 LVS)</li> <li>• S: Digital Signal Processing 1 (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Digital Signal Processing 1</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	1.1.4
<b>Modulname</b>	Computer Vision 1
<b>Modulverantwortlich</b>	Professur Digital- und Schaltungstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Dieses Modul beinhaltet einen weitgehenden Überblick über Methoden der zweidimensionalen digitalen Signalverarbeitung sowie Grundlagen der Bildentstehung. Themengebiete sind im Einzelnen:</p> <ul style="list-style-type: none"> <li>• Grundlagen zweidimensionaler Filter</li> <li>• Segmentierung und Klassifizierung von Bilddaten</li> <li>• Morphologische Operationen</li> <li>• Histogramm und Punktoperationen</li> <li>• Machine Learning</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb von Fachkenntnissen zu Methoden der zweidimensionalen digitalen Signalverarbeitung</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Computer Vision 1 (3 LVS)</li> <li>• Ü: Computer Vision 1 (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Computer Vision 1</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.



**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	1.1.5
<b>Modulname</b>	Design of Software for Embedded Systems
<b>Modulverantwortlich</b>	Juniorprofessur Software Technologie für Eingebettete Systeme
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Obwohl sie oft nicht bewusst wahrgenommen werden, sind eingebettete Systeme aus verschiedenen Bereichen unseres alltäglichen Lebens nicht wegzudenken. In der Regel bestehen eingebettete Systeme aus Mikroprozessoren, die in andere, sogenannte einbettende Systeme – wie etwa Fahr- und Flugzeuge, etc. – integriert werden und sie entsprechend steuern.</p> <p>Da eingebettete Systeme mit der einbettenden Umgebung stark interagieren, müssen sie oft in Echtzeit arbeiten – d.h. Deadlines einhalten. Darüber hinaus müssen eingebettete Systeme mit eingeschränkten Ressourcen wie etwa niedrige Rechen- und Speicherkapazität, weniger Energie, etc. aufkommen. Aus diesem Grund müssen geeignete Technologien und Techniken eingesetzt werden, die sich grundsätzlich von anderen Bereichen unterscheiden und daher den Fokus dieses Moduls ausmachen.</p> <p>Unter anderem werden folgende Themen behandelt: Konzepte und Werkzeuge zum Entwurf und zur Entwicklung eingebetteter Systeme, Modellierung und Einhaltung von Realzeitbedingungen, grundlegende Konzepte der Regelungstechnik, übliche Hardwarearchitekturen für den eingebetteten Bereich, Konzepte und Werkzeuge für modelbasierte Softwareentwicklung, etc.</p> <p><u>Qualifikationsziele:</u> Erwerb der Fähigkeiten der Programmierung in eingebetteten Umgebungen, insbesondere im Automotive-Bereich</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Design of Software for Embedded Systems (2 LVS)</li> <li>• Ü: Design of Software for Embedded Systems (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten und durch Methoden des E-Learning unterstützt.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten. Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (mehrfach wiederholbar):</p> <ul style="list-style-type: none"> <li>• Bearbeitung von 5 Übungsaufgaben im Rahmen der Übung Design of Software for Embedded Systems (Bearbeitungszeit: 5 Wochen)</li> </ul> <p>Bestanden bedeutet, dass mindestens 50 % der Bewertungspunkte erreicht wurden.</p>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Design of Software for Embedded Systems</li> </ul> <p>Die Prüfung wird optional in deutscher Sprache durchgeführt.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>

---

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	1.1.6
<b>Modulname</b>	Real-Time Systems
<b>Modulverantwortlich</b>	Professur Betriebssysteme
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Theorie und Praxis von Rechensystemen, die zur Lösung zeitkritischer Probleme eingesetzt werden. Folgende Themenkreise werden angesprochen: Konzepte und Probleme des Echtzeitrechnens; Requirements für Echtzeitsysteme; Ausführungsmodelle für Echtzeitrechnen; Echtzeit-Schedulingverfahren für Unicore- und Multicore-Systeme; Ressourcenverwaltung; weiche Echtzeit; echtzeitgeeignete Kommunikationsmechanismen und -protokolle; pragmatische Probleme in Echtzeitsystemen</p> <p><u>Qualifikationsziele:</u> Erwerb von Kenntnissen der allgemeinen Grundlagen zu Echtzeitsystemen</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Real-Time Systems (2 LVS)</li> <li>• Ü: Real-Time Systems (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Real-Time Systems</li> </ul> <p>Die Prüfungsleistung kann in deutscher oder englischer Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	1.1.7
<b>Modulname</b>	Project Lab Embedded Systems
<b>Modulverantwortlich</b>	Professur Mess- und Sensortechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Anforderungsanalyse</li> <li>• Konzeption von Lösungsansätzen für Embedded Systems</li> <li>• Komponentenauswahl</li> <li>• Hard- und Softwareentwurf</li> <li>• Systemtest</li> <li>• Dokumentation</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb von Kenntnissen zur selbstständigen Konzeption und Umsetzung von Embedded Systems; zielorientierte, projektorientierte Arbeitspraxis und Teamarbeit</p>
<b>Lehrformen</b>	<p>Lehrform des Moduls ist das Seminar.</p> <ul style="list-style-type: none"> <li>• S: Project Lab Embedded Systems (6 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten. Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (mehrfach wiederholbar):</p> <ul style="list-style-type: none"> <li>• 15-minütiger Vortrag zu den Projektzielen und dem Projektplan zur selbstständigen Umsetzung der Aufgabenstellung</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 20-minütige mündliche Prüfung zu Project Lab Embedded Systems</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 6 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 180 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Basismodul System Design**

<b>Modulnummer</b>	1.2.1
<b>Modulname</b>	Design of Digital Systems
<b>Modulverantwortlich</b>	Professur Schaltkreis- und Systementwurf
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Entwurfsebenen und –strategien</li> <li>• Abläufe und Abstraktion beim Systementwurf</li> <li>• Systemspezifikation und HW/SW-Codesign</li> <li>• Modellierung, Hardwarebeschreibungssprachen</li> <li>• Werkzeuge für Simulation, Verifikation und Synthese</li> </ul> <p><u>Qualifikationsziele:</u> Überblick über Entwurfswerkzeuge, -abläufe, und –methoden für digitale Systeme; Notwendigkeit der Entwurfsstrukturierung; Vertraut machen mit den dahinter stehenden Philosophien, Werkzeugen und deren Leistungsfähigkeit</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung, Übung, Seminar und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Design of Digital Systems (1 LVS)</li> <li>• Ü: Design of Digital Systems (1 LVS)</li> <li>• S: Design of Digital Systems (1 LVS)</li> <li>• P: Design of Digital Systems (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten. Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (mehrfach wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum Design of Digital Systems</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Design of Digital Systems</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Basismodul System Design**

<b>Modulnummer</b>	1.2.2
<b>Modulname</b>	Hardware/Software-Codesign I
<b>Modulverantwortlich</b>	Professur Technische Informatik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Einblick in verschiedene Entwurfsmethodiken und -strukturierungen für Eingebettete Systeme</li> <li>• Überblick und Vergleich von Zielarchitekturen und -komponenten für Hardware/Software-Systeme</li> <li>• Ausgewählte Probleme der Hardware- und Softwaresynthese</li> <li>• Allgemeine Partitionierungsverfahren</li> <li>• Hardware/Software-Bipartitionierung</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb des grundlegenden Verständnisses zum Hardware/Software-Codesign</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Hardware/Software-Codesign I (2 LVS)</li> <li>• Ü: Hardware/Software-Codesign I (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten und durch Methoden des E-Learning unterstützt.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Hardware/Software-Codesign I</li> </ul>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Vertiefungsmodul System Design**

<b>Modulnummer</b>	2.1.1
<b>Modulname</b>	Design of Heterogeneous Systems
<b>Modulverantwortlich</b>	Professur Schaltkreis- und Systementwurf
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Entwurfsprozess heterogener Systeme</li> <li>• Modellierung, Beschreibungssprachen analog/mixed-signal</li> <li>• Systemspezifikation</li> <li>• Arbeitsweise von Simulatoren</li> <li>• Mixed-Signal Kopplungsprobleme</li> </ul> <p><u>Qualifikationsziele:</u>                      Verstehen von Notwendigkeit und Prinzipien moderner Entwurfsabläufe unter Verwendung von Hardwarebeschreibungssprachen; Überblick über die Spezifika des Entwurfs heterogener Systeme, die aus Komponenten verschiedener physikalischer Domänen bestehen können (elektrisch (digital, analog), mikromechanisch, -fluidisch etc.); Kennenlernen verschiedener Entwurfsmethoden und Werkzeuge für solche Systeme und Verständnis der dahinter stehenden Philosophie</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung, Übung, Seminar und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Design of Heterogeneous Systems (1 LVS)</li> <li>• Ü: Design of Heterogeneous Systems (1 LVS)</li> <li>• S: Design of Heterogeneous Systems (1 LVS)</li> <li>• P: Design of Heterogeneous Systems (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten. Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (mehrfach wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum Design of Heterogeneous Systems</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Design of Heterogeneous Systems</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.                      Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul System Design**

<b>Modulnummer</b>	2.1.2
<b>Modulname</b>	Design for Testability for Circuits and Systems
<b>Modulverantwortlich</b>	Professur Schaltkreis- und Systementwurf
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Grundlagen <ul style="list-style-type: none"> <li>○ Bedeutung des Tests</li> <li>○ Testbarkeit</li> <li>○ Teststrategien und -methoden</li> </ul> </li> <li>• Design for Testability <ul style="list-style-type: none"> <li>○ Strukturorientierte Testmethoden</li> <li>○ Selbsttest, BIST</li> </ul> </li> <li>• ATE Test Specials</li> <li>• Device-basierte und System-basierte Test Specials</li> </ul> <p><u>Qualifikationsziele:</u>  Überblick über die Testmethoden und -strategien; Kennenlernen von speziellen Verfahren für den automatisierten Test und für den Systemtest</p>
<b>Lehrformen</b>	Lehrformen des Moduls sind Vorlesung und Übung. <ul style="list-style-type: none"> <li>• V: Design for Testability for Circuits and Systems (1 LVS)</li> <li>• Ü: Design for Testability for Circuits and Systems (1 LVS)</li> </ul> Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	Die Modulprüfung besteht aus einer Prüfungsleistung: <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Design for Testability for Circuits and Systems</li> </ul> Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.
<b>Leistungspunkte und Noten</b>	In dem Modul werden 2 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 60 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.



**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Vertiefungsmodul System Design**

<b>Modulnummer</b>	2.1.3
<b>Modulname</b>	Hardware/Software-Codesign II
<b>Modulverantwortlich</b>	Professur Technische Informatik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Abschätzung von Design Parametern</li> <li>• Rapid Prototyping/Emulation</li> <li>• Hardware/Software Co-Simulation</li> <li>• Hardware/Software Co-Specification mit SystemC</li> <li>• Überblick über Hardware/Software Interfaces</li> <li>• Interface Synthese</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb vertiefender Kenntnisse zum Hardware-Software Codesign</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Hardware/Software-Codesign II (2 LVS)</li> <li>• Ü: Hardware/Software-Codesign II (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten und durch Methoden des E-Learning unterstützt.</p>
<b>Voraussetzungen für die Teilnahme</b>	Kenntnisse im Hardware/Software-Codesign I
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Hardware/Software-Codesign II</li> </ul>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul System Design**

<b>Modulnummer</b>	2.1.4
<b>Modulname</b>	Hardware Acceleration using FPGAs
<b>Modulverantwortlich</b>	Professur Schaltkreis- und Systementwurf
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Einführung in den Entwurf von FPGAs</li> <li>• Vorstellung der Anwendungsfelder (u.a. Rapid Prototyping, Signal-, Daten- und Bildverarbeitung)</li> <li>• Spezifika von FPGAs</li> <li>• Entwurfswerkzeuge für FPGAs</li> <li>• Bearbeitung komplexer Entwurfsaufgaben</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb eines Überblicks zu kommerziell verwendeten Entwicklungswerkzeugen für FPGAs und deren Besonderheiten bei Entwurf und Synthese; Befähigung zur Einschätzung der Lösungsqualität</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung, Seminar und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Hardware Acceleration using FPGAs (1 LVS)</li> <li>• S: Hardware Acceleration using FPGAs (1 LVS)</li> <li>• P: Hardware Acceleration using FPGAs (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	erfolgreich absolviertes Modul „Design of Heterogeneous Systems“ oder erfolgreich absolvierter Einstufungstest zu den Grundlagen VHDL
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten. Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (mehrfach wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum Hardware Acceleration using FPGAs</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 20-minütige mündliche Präsentation der Lösung einer komplexen Entwurfsaufgabe zu Hardware Acceleration using FPGAs</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Vertiefungsmodul System Design**

<b>Modulnummer</b>	2.1.5
<b>Modulname</b>	Verification of Digital Systems
<b>Modulverantwortlich</b>	Professur Schaltkreis- und Systementwurf
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Einführung in formale und informale Verifikationsmethoden</li> <li>• Assertion und Coverage basierte Verfahren</li> <li>• Binary Decision Diagrams</li> <li>• Äquivalenzvergleich, Eigenschaftsprüfung</li> <li>• Temporale Logik</li> </ul> <p><u>Qualifikationsziele:</u>                  Überblick zu Verifikationstechniken für digitale Schaltkreise; Vertraut machen mit Algorithmik, Konzepten und Leistungsfähigkeit ausgewählter Verifikationsmethoden</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung, Übung und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Verification of Digital Systems (1 LVS)</li> <li>• Ü: Verification of Digital Systems (1 LVS)</li> <li>• P: Verification of Digital Systems (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten. Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (mehrfach wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum Verification of Digital Systems</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Verification of Digital Systems</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 3 Leistungspunkte erworben.                  Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 90 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Automotive Systems**

<b>Modulnummer</b>	2.2.1
<b>Modulname</b>	Software Platforms for Automotive Systems
<b>Modulverantwortlich</b>	Professur Technische Informatik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Steuergeräte sind hochvernetzte eingebettete Systeme, die eine Vielzahl an Funktionen im Fahrzeug realisieren. Sowohl die Anzahl an Steuergeräten als auch deren Vernetzung steigt in modernen Fahrzeugen stetig an. Um die Komplexität zu beherrschen, kommen spezifische Architekturen, Entwicklungsmethoden und -prozesse zum Einsatz. Das Modul bietet eine grundlegende Einführung in das Thema "Entwicklung von Automotiven Steuergeräten". Entlang des V-Modells werden die relevanten Prozesse, Methoden und Technologien beleuchtet. Schwerpunkte hierbei sind:</p> <ul style="list-style-type: none"> <li>• Spezifikationsmethoden, z.B. MSC</li> <li>• Technischer Aufbau von Steuergeräten</li> <li>• Systemarchitekturen / Kommunikationsbusse, z.B. CAN, LIN, Flexray</li> <li>• Softwareplattform - AUTOSAR</li> <li>• Test- und Absicherungsmethoden, z.B. HIL, SIL, Testautomatisierung</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb grundlegender Kenntnisse über Entwicklung und Aufbau von automotiven Steuergeräten; Erwerb spezifischer Kenntnisse in der Systemarchitektur, Bustechnologien zum Entwurf und Test von Steuergeräten</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Software Platforms for Automotive Systems (2 LVS)</li> <li>• Ü: Software Platforms for Automotive Systems (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten und durch Methoden des E-Learning unterstützt.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Software Platforms for Automotive Systems</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Vertiefungsmodul Automotive Systems**

<b>Modulnummer</b>	2.2.2
<b>Modulname</b>	Automotive Sensor Systems
<b>Modulverantwortlich</b>	Professur Mess- und Sensortechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Allgemeine Aspekte zum Einsatz von Sensoren im Automobil</p> <ul style="list-style-type: none"> <li>• Sensoren für das Motormanagement</li> <li>• Sensoren für das Fahrwerk</li> <li>• Sensoren für die aktive und passive Sicherheit (z. B. ABS, ESP)</li> <li>• Fahrerassistenzsysteme</li> <li>• Sensoren für die Luftgüteüberwachung</li> <li>• Abgassensoren</li> <li>• Sensoren für Beschleunigung, Kraft, Druck, Drehzahl</li> <li>• Selbstüberwachung und Selbstkalibrierung für Robustheit</li> </ul> <p><u>Qualifikationsziele:</u></p> <ul style="list-style-type: none"> <li>• Gewinnen eines Überblicks über diverse Prinzipien und Realisierungsmöglichkeiten von Sensoren für Automobilanwendungen</li> <li>• Methodik zur gezielten Literaturrecherche</li> <li>• Vortrags- und Präsentationstechnik</li> <li>• Methodik und Ausarbeitung technischer Berichte</li> </ul>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Seminar.</p> <ul style="list-style-type: none"> <li>• V: Automotive Sensor Systems (1 LVS)</li> <li>• S: Automotive Sensor Systems (3 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus zwei Prüfungsleistungen. Im Einzelnen sind folgende Prüfungsleistungen zu erbringen:</p> <ul style="list-style-type: none"> <li>• 30-minütige mündliche Prüfung zu Automotive Sensor Systems</li> <li>• schriftliche Ausarbeitung (technischer Bericht) zu Automotive Sensor Systems (Umfang: 10-15 Seiten, Bearbeitungszeit: 1 Woche)</li> </ul> <p>Die Prüfungsleistungen sind in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt. Prüfungsleistungen:</p> <ul style="list-style-type: none"> <li>• mündliche Prüfung zu Automotive Sensor Systems, Gewichtung 1</li> <li>• schriftliche Ausarbeitung (technischer Bericht) zu Automotive Sensor Systems, Gewichtung 1</li> </ul>

---

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	2.3.1
<b>Modulname</b>	Image Processing and Pattern Recognition
<b>Modulverantwortlich</b>	Professur Nachrichtentechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Farbtheorie und Farbmodelle in der Bildverarbeitung</li> <li>• Bildgewinnung, das analoge und digitale Bildsignal</li> <li>• Prinzipien der statistischen Bildbeschreibung</li> <li>• Elemente der zweidimensionalen Signaltheorie</li> <li>• LTI-Filter und Filterdesign</li> <li>• Einführung in die morphologische Bildverarbeitung</li> <li>• Segmentierung und Formrepräsentation</li> <li>• Mustererkennung und -klassifikation</li> <li>• Bewegtbildanalyse</li> <li>• Einführung in die Bildkodierungsverfahren (JPEG, MPEG)</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb fundierter und anwendungsbereiter Kenntnisse über die Methoden der Bildverarbeitung</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Image Processing and Pattern Recognition (3 LVS)</li> <li>• P: Image Processing and Pattern Recognition (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten. Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (mehrfach wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum Image Processing and Pattern Recognition</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 30-minütige mündliche Prüfung zu Image Processing and Pattern Recognition</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten und beginnt jeweils im Sommersemester.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf zwei Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	2.3.2
<b>Modulname</b>	Multisensorial Systems
<b>Modulverantwortlich</b>	Professur Nachrichtentechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Einführung in die Modellierung vager Sachverhalte</li> <li>• Modellierung vager Sachverhalte mit Hilfe der Wahrscheinlichkeitstheorie</li> <li>• Modellierung dynamischer Systeme mit dem Schwerpunkt Zustandsraumbeschreibung</li> <li>• Dynamische Modelle und Störungsmodellierung</li> <li>• Messmodelle (u. a. Laser-Scanner, Radar, Videobilder)</li> <li>• Grundlagen der Schätztheorie</li> <li>• Kalman-Filterung</li> <li>• Kalman-Filter in Beispielen und Anwendungen</li> <li>• Kalman-Filter für das Tracking von Objekten (z.B. Fahrzeuge oder Fußgänger)</li> <li>• Multi-Kalman-Filter für das gleichzeitige Verfolgen mehrerer Objekte</li> <li>• Sensor-Daten-Fusion (u.a. Laser-Scanner und Videobilder)</li> <li>• Erweiterungen und Spezialfälle des Kalman-Filters</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb von Grundlagen der Schätztheorie und Fusion multivariater Daten</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Multisensorial Systems (3 LVS)</li> <li>• P: Multisensorial Systems (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten. Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (mehrfach wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum zu Multisensorial Systems</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Multisensorial Systems</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 4 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten und beginnt jeweils im Wintersemester.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 120 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf zwei Semester.



**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	2.3.3
<b>Modulname</b>	Digital Signal Processing 2
<b>Modulverantwortlich</b>	Professur Digital- und Schaltungstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Interpolation und Dezimation             <ul style="list-style-type: none"> <li>○ Lineare Interpolation und nichtlineare Interpolation</li> <li>○ Sample Rate Konverter</li> <li>○ Entwurfsbeispiele</li> </ul> </li> <li>• Methoden der digitalen Signalverarbeitung             <ul style="list-style-type: none"> <li>○ Diskrete Fouriertransformation (DFT)</li> <li>○ Diskrete Kosinustransformation (DCT)</li> <li>○ Anwendung von Windowing</li> <li>○ Digitale Signalgeneratoren</li> </ul> </li> <li>• Anwendungen der Digitalen Signalverarbeitung</li> </ul> <p><u>Qualifikationsziele:</u> Die Studierenden erwerben vertiefte Kenntnisse zur eindimensionalen Signalverarbeitung. Sie werden befähigt, die Methoden zur Lösung eigener Probleme anzuwenden und sind in der Lage, die Vor- und Nachteile einzelner Signalverarbeitungsalgorithmen abzuschätzen.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Seminar.</p> <ul style="list-style-type: none"> <li>• V: Digital Signal Processing 2 (1 LVS)</li> <li>• S: Digital Signal Processing 2 (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	Digital Signal Processing 1
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Digital Signal Processing 2</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 3 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 90 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	2.3.4
<b>Modulname</b>	Video Signal Processing
<b>Modulverantwortlich</b>	Professur Digital- und Schaltungstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Inhalt dieser Lehrveranstaltung sind Digitale TV und Audio Standards sowie interaktive Systeme.</p> <p>Digitale TV Standards</p> <ul style="list-style-type: none"> <li>• Video- und Audiosignal Komprimierung (z.B. JPEG, MPEG1, MPEG2, AAC)</li> <li>• Display Technologien</li> <li>• Digitale Übertragungsstandards (DVB-S, DVC,C, DVB-T, ISDB-T)</li> <li>• Encryption Technologies for Pay TV</li> <li>• Mobile TV-Standards (z.B. DVB-H, DVB-SH)</li> </ul> <p><u>Qualifikationsziele:</u> Ziel ist der Erwerb eines detaillierten Verständnisses der verschiedenen digitalen TV-Standards</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Video Signal Processing (2 LVS)</li> <li>• Ü: Video Signal Processing (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Video Signal Processing</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	In dem Modul werden 3 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 90 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	2.3.5
<b>Modulname</b>	Computer Vision 2
<b>Modulverantwortlich</b>	Professur Digital- und Schaltungstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Grundlagen der Abbildungsgeometrie</li> <li>• Grundlagen und Anwendungen verschiedener Kameramodelle (Perspektivische Modelle, Omnidirektionale Modelle)</li> <li>• Grundlagen des stereoskopischen Sehens</li> <li>• 3D-Rekonstruktion von zweidimensionalen Bilddaten</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb von Fachkenntnissen in der Geometrie der dreidimensionalen Bildentstehung und deren Anwendung für die dreidimensionale Bildverarbeitung</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Computer Vision 2 (2 LVS)</li> <li>• Ü: Computer Vision 2 (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Computer Vision 2</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 3 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 90 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	2.3.6
<b>Modulname</b>	Numerical Simulation with MATLAB
<b>Modulverantwortlich</b>	Professur Digital- und Schaltungstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Inhalt dieses Moduls ist die Vermittlung von Grundlagen in der Simulationssoftware MATLAB. Anhand von praxisnahen Beispielen werden Problemstellungen aus dem Bereich der Informationstechnik bearbeitet.</li> <li>• Neben theoretischen Kenntnissen liegt der Fokus auf der praxisnahen Arbeit mit dem Simulationswerkzeug MATLAB.</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb umfangreicher Fertigkeiten in der selbstständigen Lösung von informationstechnischen Problemstellungen mit MATLAB</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Seminar.</p> <ul style="list-style-type: none"> <li>• V: Numerical Simulation with MATLAB (1 LVS)</li> <li>• S: Numerical Simulation with MATLAB (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Numerical Simulation with MATLAB</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 3 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 90 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	2.3.7
<b>Modulname</b>	Mobile Localization and Navigation
<b>Modulverantwortlich</b>	Professur Nachrichtentechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Geschichtliche Entwicklung</li> <li>• Ortungssysteme</li> <li>• Mobiles Radar</li> <li>• Radarprinzip, Radargleichung</li> <li>• Auflösungsprinzipien</li> <li>• Parameterschätzverfahren, Stochastische Modelle</li> <li>• Navigationssysteme, Einführung in das Global Positioning System (GPS)</li> <li>• Ausbreitungseffekte und Schätzgenauigkeit</li> <li>• Rangingverfahren auf der Basis drahtloser Netztechnologien</li> <li>• Ausblick auf künftige Systeme</li> </ul> <p><u>Qualifikationsziele:</u> Kennenlernen der Architektur und Funktionsweise von modernen mobilen Ortungs- und Navigationsverfahren</p>
<b>Lehrformen</b>	<p>Lehrform des Moduls ist die Vorlesung.</p> <ul style="list-style-type: none"> <li>• V: Mobile Localization and Navigation (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 20-minütige mündliche Prüfung zu Mobile Localization and Navigation</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 2 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 60 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	2.3.8
<b>Modulname</b>	Antennas and Wave Propagation
<b>Modulverantwortlich</b>	Professur Hochfrequenztechnik und Theoretische Elektrotechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Grundbegriffe der Antennen: Definition, Eigenschaften, wichtige Betriebsparameter</li> <li>• Klassifikation der verschiedenen Antennen</li> <li>• Theorie, Charakteristik und Entwurf von Grund-Antennenarten: Hertzscher Dipol, <math>\lambda/2</math>-Dipol, <math>\lambda/4</math>-Monopol, Schleifenantenne, Schlitzantenne, Patchantenne, Hornstrahler</li> <li>• Grundlagen der Array-Antennen (Gruppenantennen): lineare und planare Array-Antennen</li> <li>• Beispiele von Array-Antennen</li> <li>• Ausblick auf Breitband-Antennen und Miniatur-Antennen</li> <li>• Freiraum-Ausbreitung: atmosphärische Effekte, Mehrweg-Effekte, Plasma-Effekte und Beugungseffekte</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb von Grundkenntnissen über die wichtigsten Strahlungselemente</p>
<b>Lehrformen</b>	<p>Lehrform des Moduls ist die Vorlesung.</p> <ul style="list-style-type: none"> <li>• V: Antennas and Wave Propagation (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Antennas and Wave Propagation</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	In dem Modul werden 2 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 60 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	2.3.9
<b>Modulname</b>	Self-Organizing Networks
<b>Modulverantwortlich</b>	Professur Kommunikationsnetze
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• <b>Einführung</b></li> <li>• <b>Drahtlose Netze nach IEEE 802:</b> <ul style="list-style-type: none"> <li>○ Übersicht</li> <li>○ IEEE 802.11 [Wireless Local Area Networks]: Einführung, System- und Protokollarchitektur, PHY-Schicht, MAC-Schicht, Roaming, Dienstgüteunterstützung, Sicherheitskonzept, Netzaspekte</li> <li>○ IEEE 802.11s [Wireless Mesh Networks]</li> </ul> </li> <li>• <b>Mobilitätsmechanismen:</b> Einführung; Mobilität auf Netz-, Transport- und Anwendungsschicht</li> <li>• <b>Mobile Ad-Hoc Netze (MANETs):</b> Einführung (Definition, Klassifikation, Anwendungsszenarien); Routingverfahren für MANETs</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb grundlegender Kenntnisse zu drahtlosen Netzen nach IEEE 802 Standard, Mobilitätsmechanismen und Mobilien Ad-Hoc Netzen</p>
<b>Lehrformen</b>	<p>Lehrform des Moduls ist die Vorlesung.</p> <ul style="list-style-type: none"> <li>• V: Self-Organizing Networks (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Self-Organizing Networks</li> </ul> <p>Die Prüfungsleistung kann in deutscher oder englischer Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 2 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 60 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	2.3.10
<b>Modulname</b>	Network Security
<b>Modulverantwortlich</b>	Professur Kommunikationsnetze
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Einführung und Grundlagen: Begriffe, Bedrohungsszenarien, Sicherheitsmechanismen, mathematische Grundlagen der Verschlüsselung</li> <li>• Verschlüsselungsverfahren, Schlüsselmanagement und Zertifikate, PKI-Infrastruktur</li> <li>• Gesicherte Datenübertragung: Übersicht Sicherungsprotokolle auf Sicherungs- (L2), Netz- (L3) und Transportschicht (L4) (z.B.: L2TP, IPsec, SSL, TLS, SSH)</li> <li>• Angriffe im Internet: Überblick und Klassifizierung von Angriffen, Praxis-Beispiele (DoS-Attacken, Angriffe auf Routing und DNS), Abwehr und Vermeidung von Angriffen</li> <li>• Firewalls: Übersicht, Ziele und Aufgaben einer Firewall, Filtertechniken, Einsatz im Netz, Beispiele, Probleme</li> <li>• Kontrolle des Netzzugangs: Übersicht, Konzepte, AAA-Mechanismen, Praxis-Beispiele, Probleme</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb grundlegender Kenntnisse zur Sicherheit in Kommunikationsnetzen; detaillierte Behandlung einiger Teilaspekte der Netzsicherheit</p>
<b>Lehrformen</b>	<p>Lehrform des Moduls ist die Vorlesung.</p> <ul style="list-style-type: none"> <li>• V: Network Security (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Network Security</li> </ul> <p>Die Prüfungsleistung kann in deutscher oder englischer Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 2 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 60 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.



**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Eingebettete Systeme**

<b>Modulnummer</b>	2.4.1
<b>Modulname</b>	Advanced Embedded Systems
<b>Modulverantwortlich</b>	Studiendekan Embedded Systems (MA) der Fakultät für Elektrotechnik und Informationstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Der Forschungsbereich der eingebetteten Systeme ist von ständigen Veränderungen und Weiterentwicklungen geprägt. Im Rahmen dieses Moduls sollen aktuelle Entwicklungen auf diesem Gebiet aufgegriffen und den Studierenden vorgestellt werden.</p> <p><u>Qualifikationsziele:</u> Gewinnen eines Einblickes in aktuelle Themenfelder aus dem Bereich eingebetteter Systeme</p>
<b>Lehrformen</b>	<p>Lehrform des Moduls ist die Vorlesung.</p> <ul style="list-style-type: none"> <li>• V: Advanced Embedded Systems (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Advanced Embedded Systems</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 2 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in der Regel in jedem zweiten Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 60 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Nichttechnisches Vertiefungsmodul**

<b>Modulnummer</b>	2.5.1
<b>Modulname</b>	Optimization for Non-Mathematicians
<b>Modulverantwortlich</b>	Studiendekan der Fakultät für Mathematik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Die mathematische Optimierung beschäftigt sich mit der Aufgabe, eine Zielfunktion über einer gegebenen zulässigen Menge zu minimieren. Das Modul ist für nichtmathematische Studiengänge entworfen und gibt einen groben Überblick über Verfahren und Techniken zur Formulierung und Lösung von Klassen grundlegender Optimierungsprobleme.</p> <p><u>Qualifikationsziele:</u> Optimierungsprobleme richtig zu formulieren und einzuordnen, sie zielführend zu modellieren und geeignete Lösungsverfahren zu wählen sowie einfache Lösungsverfahren selbst algorithmisch umzusetzen. Durch Gruppenarbeit in den Übungen wird die Teamfähigkeit gefördert.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Optimization for Non-Mathematicians (2 LVS)</li> <li>• Ü: Optimization for Non-Mathematicians (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	Vertrautheit mit Grundbegriffen aus linearer Algebra und mehrdimensionaler Differentialrechnung
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 30-minütige mündliche Prüfung zu Optimization for Non-Mathematicians</li> </ul> <p>Die Prüfung wird optional in deutscher Sprache durchgeführt.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 6 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in der Regel in jedem zweiten Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 180 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Nichttechnisches Vertiefungsmodul**

<b>Modulnummer</b>	2.5.2
<b>Modulname</b>	Management Accounting
<b>Modulverantwortlich</b>	Professur BWL III – Unternehmensrechnung und Controlling
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Management Accounting – ein Überblick</li> <li>• Kostenrechnung: Grundlagen, Kostenartenrechnung, Kostenstellenrechnung, Kostenträgerrechnung, Systeme der Kostenrechnung</li> <li>• Investitionsrechnung: Grundlagen, dynamische Methoden, weitere Anwendungsfelder und Modelle</li> <li>• Methoden des Kostenmanagements</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb von Wissen über Problemstellungen und Methoden des Management Accounting, insbesondere Methoden der Kosten- und Investitionsrechnung; Erwerb von Kompetenzen zur Anwendung und Beurteilung ausgewählter Methoden der Kosten- und Investitionsrechnung</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Management Accounting (1 LVS)</li> <li>• Ü: Management Accounting (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 60-minütige Klausur zu Management Accounting</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	In dem Modul werden 3 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 90 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Nichttechnisches Vertiefungsmodul**

<b>Modulnummer</b>	2.5.3
<b>Modulname</b>	Communication and Leadership
<b>Modulverantwortlich</b>	Geschäftsführender Direktor des Instituts für Psychologie
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Das Modul beschäftigt sich mit der Kommunikation im Führungskontext. Behandelt werden Führungsstile, Verhandlungsgespräche mit Geschäftspartnern sowie Mitarbeitergespräche (Zielvereinbarungen, Leistungsrückmeldungen, Konfliktklärung, Motivation etc.). Themen sind dabei: Kommunikationsmodelle, Gesprächsplanung und -steuerung, aktives Zuhören und Fragetechniken sowie Stile der Selbstpräsentation. Theoretische Hintergrundinformationen werden durch praktische Übungen ergänzt.</p> <p><u>Qualifikationsziele:</u> Die Studierenden erhalten einen Überblick über anwendungsbezogenes Wissen zur Kommunikation im Führungskontext.</p>
<b>Lehrformen</b>	<p>Lehrform des Moduls ist das Seminar.</p> <ul style="list-style-type: none"> <li>• S: Communication and Leadership (2 LVS)</li> </ul> <p>Das Modul wird als Blockseminar angeboten. Dieses umfasst eine Startveranstaltung und zwei 2-tägige Blocktermine.</p> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache gehalten.</p>
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus zwei Prüfungsleistungen. Im Einzelnen sind folgende Prüfungsleistungen zu erbringen:</p> <ul style="list-style-type: none"> <li>• 15-minütige Präsentation zu Communication and Leadership</li> <li>• 60-minütige Klausur zu Communication and Leadership</li> </ul> <p>Die Prüfungsleistungen sind in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 4 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p> <p>Prüfungsleistungen:</p> <ul style="list-style-type: none"> <li>• Präsentation zu Communication and Leadership, Gewichtung 1 – Bestehen erforderlich</li> <li>• Klausur zu Communication and Leadership, Gewichtung 1 – Bestehen erforderlich</li> </ul>
<b>Häufigkeit des Angebots</b>	Das Modul wird in der Regel in jedem Semester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 120 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Modul Forschungsprojekt**

<b>Modulnummer</b>	3.1
<b>Modulname</b>	Research Project
<b>Modulverantwortlich</b>	Studiendekan Embedded Systems (MA) der Fakultät für Elektrotechnik und Informationstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Das Modul beinhaltet die Lösung einer praktisch orientierten Aufgabe aus dem Bereich Embedded Systems.</p> <p>Das Modul ist entsprechend der Aufgabenstellung selbständig zu bearbeiten. Der wissenschaftliche Betreuer des Research Projects ist regelmäßig zu konsultieren. Das Modul gliedert sich in 3 Meilensteine:</p> <ul style="list-style-type: none"> <li>• MS1: Ausgabe des Themas (1. Woche)</li> <li>• MS2: Vorstellen der Lösungskonzeption (4. Woche)</li> <li>• MS3: Abgabe der schriftlichen Ausarbeitung, Präsentation der Ergebnisse (15. Woche)</li> </ul> <p><u>Qualifikationsziele:</u> Der Studierende soll in die Lage versetzt werden, eigenständig ingenieurtechnische Aufgaben zu lösen, die Ergebnisse zu dokumentieren, zu analysieren und zu präsentieren.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Seminar und Projekt.</p> <ul style="list-style-type: none"> <li>• S: Research Project (1 LVS)</li> <li>• PR: Research Project (1 LVS)</li> </ul>
<b>Voraussetzungen für die Teilnahme</b>	Das Thema der Projektarbeit ist von einer Professur der Fakultät für Elektrotechnik und Informationstechnik schriftlich zu bestätigen.
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzungen für die einzelnen Prüfungsleistungen und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzungen sind folgende Prüfungsvorleistungen (mehrfach wiederholbar):</p> <ul style="list-style-type: none"> <li>• schriftliche Ausarbeitung des Konzeptes (Umfang: 2-5 Seiten, Bearbeitungszeit: 4 Wochen), Zeit- und Ressourcenplanung für die weitere Bearbeitung der Aufgabe</li> <li>• 10-minütige mündliche Präsentation des Konzeptes</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus zwei Prüfungsleistungen. Im Einzelnen sind folgende Prüfungsleistungen zu erbringen:</p> <ul style="list-style-type: none"> <li>• schriftliche Ausarbeitung (Umfang: ca. 20-30 Seiten, Bearbeitungszeit: 11 Wochen) zum Thema der Projektarbeit</li> <li>• 20-minütige mündliche Präsentation der Ergebnisse</li> </ul> <p>Die Studienleistungen werden jeweils angerechnet, wenn die Note der Studienleistung mindestens „ausreichend“ ist.</p> <p>Die Prüfungsleistungen sind in englischer Sprache zu erbringen. Die Ausarbeitung kann optional in deutscher Sprache erstellt werden.</p>

---

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

<b>Leistungspunkte und Noten</b>	In dem Modul werden 10 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt. Prüfungsleistungen: <ul style="list-style-type: none"><li>• schriftliche Ausarbeitung zum Thema der Projektarbeit, Gewichtung 7</li><li>• mündliche Präsentation der Ergebnisse, Gewichtung 3</li></ul>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 300 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Modul Master-Arbeit**

<b>Modulnummer</b>	4.1
<b>Modulname</b>	Master Thesis
<b>Modulverantwortlich</b>	Studiendekan Embedded Systems (MA) der Fakultät für Elektrotechnik und Informationstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Das Modul beinhaltet die Erstellung der Masterarbeit zu einer ingenieurwissenschaftlichen Aufgabe, deren schriftliche Darstellung und eine mündliche Prüfung. Das Thema der Masterarbeit soll auf dem Gebiet der Informations- und Kommunikationstechnik liegen. Der Studierende wird dabei von einem wissenschaftlichen Betreuer der Fakultät unterstützt.</p> <p><u>Qualifikationsziele:</u> Der Studierende soll nachweisen, dass er in der Lage ist, eine ingenieurwissenschaftliche Aufgabenstellung zu bearbeiten, Lösungswege und Ergebnisse schriftlich darzustellen und diese zu präsentieren.</p>
<b>Lehrformen</b>	Das Modul ist entsprechend der Aufgabenstellung selbständig zu bearbeiten. Der wissenschaftliche Betreuer der Masterarbeit ist regelmäßig zu konsultieren.
<b>Voraussetzungen für die Teilnahme</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzungen für die einzelnen Prüfungsleistungen und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzungen sind:</p> <ul style="list-style-type: none"> <li>• für die Anfertigung der Masterarbeit: Module im Umfang von mindestens 83 LP</li> <li>• für den mündlichen Vortrag mit Kolloquium: alle Module (außer Modul Master Thesis)</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus zwei Prüfungsleistungen. Im Einzelnen sind folgende Prüfungsleistungen zu erbringen:</p> <ul style="list-style-type: none"> <li>• Masterarbeit (Umfang: ca. 60 Seiten, Bearbeitungszeit: 23 Wochen)</li> <li>• 30-minütiger mündlicher Vortrag mit anschließendem maximal 15-minütigem Kolloquium</li> </ul> <p>Die Prüfungsleistungen sind in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 30 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p> <p>Prüfungsleistungen:</p> <ul style="list-style-type: none"> <li>• Masterarbeit, Gewichtung 7 – Bestehen erforderlich</li> <li>• mündlicher Vortrag mit Kolloquium, Gewichtung 3 – Bestehen erforderlich</li> </ul>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studierenden von 900 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.