

**Studienordnung für den englischsprachigen konsekutiven Studiengang  
Embedded Systems mit dem Abschluss Master of Science (M.Sc.)  
an der Technischen Universität Chemnitz  
Vom 23. Juni 2020**

Aufgrund von § 13 Abs. 4 i. V. m. § 36 Abs. 1 des Gesetzes über die Freiheit der Hochschulen im Freistaat Sachsen (Sächsisches Hochschulfreiheitsgesetz - SächsHSFG) in der Fassung der Bekanntmachung vom 15. Januar 2013 (SächsGVBl. S. 3), das zuletzt durch Artikel 2 Abs. 27 des Gesetzes vom 5. April 2019 (SächsGVBl. S. 245, 255) geändert worden ist, hat der Fakultätsrat der Fakultät für Elektrotechnik und Informationstechnik der Technischen Universität Chemnitz die folgende Studienordnung erlassen:

**Inhaltsübersicht**

**Teil 1: Allgemeine Bestimmungen**

- § 1 Geltungsbereich
- § 2 Studienbeginn und Regelstudienzeit
- § 3 Zugangsvoraussetzungen
- § 4 Lehrformen
- § 5 Ziele des Studienganges

**Teil 2: Aufbau und Inhalte des Studiums**

- § 6 Aufbau des Studiums
- § 7 Inhalte des Studiums

**Teil 3: Durchführung des Studiums**

- § 8 Studienberatung
- § 9 Prüfungen
- § 10 Selbst-, Fern- und Teilzeitstudium

**Teil 4: Schlussbestimmungen**

- § 11 Inkrafttreten und Veröffentlichung, Übergangsregelung

Anlagen: 1 Studienablaufplan  
2 Modulbeschreibungen

Aus Gründen der besseren Lesbarkeit wird im Folgenden in der Regel das generische Maskulinum verwendet. Sämtliche Personenbezeichnungen gelten selbstverständlich für alle Geschlechter.

**Teil 1  
Allgemeine Bestimmungen**

**§ 1  
Geltungsbereich**

Diese Studienordnung regelt auf der Grundlage der jeweils gültigen Prüfungsordnung (§ 9) Ziele, Inhalte, Aufbau, Ablauf und Durchführung des Studienganges Embedded Systems mit dem Abschluss Master of Science an der Fakultät für Elektrotechnik und Informationstechnik der Technischen Universität Chemnitz.

**§ 2****Studienbeginn und Regelstudienzeit**

- (1) Ein Studienbeginn ist in der Regel im Wintersemester möglich.
- (2) Der Studiengang hat eine Regelstudienzeit von vier Semestern (zwei Jahren). Das Studium umfasst Module im Gesamtumfang von 120 Leistungspunkten (LP). Dies entspricht einem durchschnittlichen Arbeitsaufwand von 3600 Arbeitsstunden.

**§ 3****Zugangsvoraussetzungen**

- (1) Die Zugangsvoraussetzung für den Masterstudiengang Embedded Systems erfüllt, wer an der Technischen Universität Chemnitz im Bachelorstudiengang Elektrotechnik und Informationstechnik oder wer in einem inhaltlich gleichwertigen Studiengang einen berufsqualifizierenden Hochschulabschluss erworben hat und Englischkenntnisse auf dem Niveau B2 des Gemeinsamen Europäischen Referenzrahmens für Sprachen nachweist.
- (2) Über die Gleichwertigkeit sowie über den Zugang anderer Bewerber entscheidet der Prüfungsausschuss.

**§ 4****Lehrformen**

- (1) Lehrformen können sein: die Vorlesung (V), das Seminar (S), die Übung (Ü), das Projekt (PR), das Kolloquium (K), das Tutorium (T), das Praktikum (P) oder die Exkursion (E).
- (2) Lehrveranstaltungen werden in englischer Sprache abgehalten. In den Modulbeschreibungen ist geregelt, welche Lehrveranstaltungen in deutscher Sprache abgehalten werden.

**§ 5****Ziele des Studienganges**

Die Ziele für den Studiengang leiten sich einerseits von der zunehmenden Präsenz von Embedded Systems in der Gesellschaft ab und orientieren sich andererseits an den steigenden beruflichen Anforderungen an Absolventen, bedingt durch die stetige Dynamisierung von technischen Prozessen und die zunehmende Globalisierung. Die Absolventen sollen die Fähigkeit erlangen, ingenieurwissenschaftlichen Aufgabenstellungen an der Schnittstelle zwischen Hardware und Software im internationalen Kontext zu lösen. Dabei wird angestrebt, dass sie durch Vernetzung von Mikrosystemtechnologien, Informations- und Kommunikationstechniken und Softwareentwicklung intelligente Systemlösungen entwickeln. Neben der theoretischen Vermittlung von Zusammenhängen wird im Studiengang durch forschungsrelevante Praktika und Seminare ein enger Praxisbezug angestrebt. Darüber hinaus sollen den Studenten betriebswirtschaftliche Kenntnisse als auch sprachliche Kompetenzen vermittelt werden.

Der Masterstudiengang Embedded Systems verknüpft somit die spezifischen Erfordernisse eines ingenieurwissenschaftlichen Studienganges mit den Anforderungen des globalen Arbeitsmarktes für Ingenieure. Das Ausbildungsprofil gewährleistet, dass die Absolventen eine fundierte Ingenieursausbildung erhalten, die sie für die Bewältigung komplexer Aufgaben im Bereich international operierender Unternehmen oder für den Schritt in die Selbstständigkeit qualifiziert. Außerdem wird die Möglichkeit zur wissenschaftlichen Weiterqualifikation (Promotion) gegeben.

**Teil 2****Aufbau und Inhalte des Studiums****§ 6****Aufbau des Studiums**

- (1) Im Studium werden 120 LP erworben, die sich wie folgt zusammensetzen:

**1. Basismodule:****Σ 47 LP****1.1 Basismodule Komponenten für eingebettete Systeme**

1.1.1	Digital Components and Architectures for Data Processing	5 LP	Pflichtmodul
1.1.2	Smart Sensor Systems	6 LP	Pflichtmodul
1.1.3	Digital Signal Processing 1	5 LP	Pflichtmodul
1.1.4	Computer Vision 1	5 LP	Pflichtmodul
1.1.5	Design of Software for Embedded Systems	5 LP	Pflichtmodul

1.1.6	Echtzeitsysteme	5 LP	Pflichtmodul
1.1.7	Project Lab Embedded Systems	6 LP	Pflichtmodul

**1.2 Basismodule System Design**

1.2.1	Design of Digital Systems	5 LP	Pflichtmodul
1.2.2	Hardware/Software-Codesign I	5 LP	Pflichtmodul

**2. Vertiefungsmodule:****Σ 43 LP**

Aus den nachfolgend genannten Vertiefungsmodulen 2.1 bis 2.6 sind Module im Gesamtumfang von 43 LP auszuwählen. Dabei darf jedoch maximal ein Modul aus dem Bereich 2.6 Vertiefungsmodul Forschung und Praktikum ausgewählt werden.

**2.1 Vertiefungsmodul System Design**

2.1.1	Design of Heterogeneous Systems	5 LP	Wahlpflichtmodul
2.1.2	Test of Digital and Mixed-Signal Circuits	5 LP	Wahlpflichtmodul
2.1.3	Hardware/Software-Codesign II	5 LP	Wahlpflichtmodul
2.1.4	Hardware Acceleration using FPGAs	5 LP	Wahlpflichtmodul
2.1.5	Verification of Digital Systems	5 LP	Wahlpflichtmodul

**2.2 Vertiefungsmodul Automotive Systems**

2.2.1	Advanced Platforms for Automotive Systems	5 LP	Wahlpflichtmodul
2.2.2	Automotive Sensor Systems	5 LP	Wahlpflichtmodul

**2.3 Vertiefungsmodul Signal Processing**

2.3.1	Image Processing and Pattern Recognition	5 LP	Wahlpflichtmodul
2.3.2	Multisensorial Systems	4 LP	Wahlpflichtmodul
2.3.3	Digital Signal Processing 2	3 LP	Wahlpflichtmodul
2.3.4	Video Signal Processing	3 LP	Wahlpflichtmodul
2.3.5	Computer Vision 2	3 LP	Wahlpflichtmodul
2.3.6	Programming and Data Analysis	5 LP	Wahlpflichtmodul
2.3.7	Mobile Localization and Navigation	2 LP	Wahlpflichtmodul
2.3.8	Antennas and Wave Propagation	2 LP	Wahlpflichtmodul
2.3.9	Self-Organizing Networks	2 LP	Wahlpflichtmodul
2.3.10	Network Security	2 LP	Wahlpflichtmodul

**2.4 Vertiefungsmodul Eingebettete Systeme**

2.4.1	Advanced Embedded Systems	2 LP	Wahlpflichtmodul
-------	---------------------------	------	------------------

**2.5 Nichttechnische Vertiefungsmodul**

2.5.1	Optimierung für Nichtmathematiker	6 LP	Wahlpflichtmodul
2.5.2	Management Accounting	3 LP	Wahlpflichtmodul
2.5.3	Communication and Leadership	4 LP	Wahlpflichtmodul

**2.6 Vertiefungsmodul Forschung und Praktikum**

2.6.1	Research Project	10 LP	Wahlpflichtmodul
2.6.2	Research Internship	30 LP	Wahlpflichtmodul

**3. Modul Master-Arbeit:**

3.1	Master Thesis	30 LP	Pflichtmodul
-----	---------------	-------	--------------

(2) Der empfohlene Ablauf des Studiums im Masterstudiengang Embedded Systems an der Technischen Universität Chemnitz innerhalb der Regelstudienzeit ergibt sich aus der zeitlichen Gliederung im Studienablaufplan (siehe Anlage 1) und dem modularen Aufbau des Studienganges.

**§ 7****Inhalte des Studiums**

(1) Der Masterstudiengang Embedded Systems ist konsekutiv zum Bachelorstudiengang Elektrotechnik und Informationstechnik. In den Basismodulen wird den Studenten ein umfassendes Verständnis über die Konzepte, Techniken, Theorien und Entwurfsmethoden von eingebetteten

Systemen vermittelt. Die Schwerpunkte liegen im Systementwurf, dem Systemdesign sowie den Systemarchitekturen. Durch gezielte Verknüpfung von Hardware- und Softwarewissen wird den Studenten unter Einbezug der aktuellsten Forschungsarbeiten der jeweiligen Professuren ein vollständiger Einblick in eingebettete Systeme gegeben. Die ersten drei Semester werden durch umfangreiche Wahlmöglichkeiten in den Bereichen eingebettete Systeme, System Design, Kommunikationstechnik sowie nicht-technische Vertiefungsrichtungen abgerundet. Die Wahlfreiheit soll jedem einzelnen Studenten die Möglichkeit geben, eigene Schwerpunkte zu setzen und damit eigene Interessen zu bedienen und/oder Schwächen auszugleichen. Das Treffen von eigenen Entscheidungen fördert die Selbstständigkeit der Studenten und trägt zu deren Persönlichkeitsbildung bei. Dem Praxisbezug wird im Studium ein hoher Stellenwert zugeschrieben. Im zweiten Semester wird deshalb ein Praktikum zu eingebetteten Systemen angeboten, wobei die Studenten unter Anwendung des bisher erworbenen Wissens eine praktische Aufgabenstellung oder Forschungsaufgabe bearbeiten. Die Fähigkeit sich selbstständig mit einer Problemstellung auseinanderzusetzen und sich dazu erforderliches Wissen und wissenschaftliche Methoden anzueignen, kann im Rahmen der Projektarbeit oder eines Forschungspraktikums weiter vertieft werden. In der Masterarbeit und der abschließenden Verteidigung der Arbeit weisen die Studenten nach, dass sie ein anspruchsvolles Thema innerhalb einer begrenzten Zeit wissenschaftlich bearbeiten können.

(2) Inhalte, Ziele, Lehrformen, Leistungspunkte, Prüfungen sowie Häufigkeit des Angebots und Dauer der einzelnen Module sind in den Modulbeschreibungen (siehe Anlage 2) festgelegt.

### **Teil 3 Durchführung des Studiums**

#### **§ 8 Studienberatung**

(1) Neben der zentralen Studienberatung an der Technischen Universität Chemnitz findet eine Fachstudienberatung statt. Der Fakultätsrat der Fakultät für Elektrotechnik und Informationstechnik beauftragt ein Mitglied der Fakultät mit der Wahrnehmung dieser Beratungsaufgabe.

(2) Es wird empfohlen, eine Studienberatung insbesondere in folgenden Fällen in Anspruch zu nehmen:

1. vor Beginn des Studiums,
2. vor einem Studienaufenthalt im Ausland,
3. vor einem Praktikum,
4. im Falle von Studiengangs- oder Hochschulwechsel,
5. nach nicht bestandenen Prüfungen.

#### **§ 9 Prüfungen**

Die Regelungen zu Prüfungen sind in der Prüfungsordnung für den englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science (M.Sc.) an der Technischen Universität Chemnitz enthalten.

#### **§ 10 Selbst-, Fern- und Teilzeitstudium**

(1) Die Studenten sollen sich auf die zu besuchenden Lehrveranstaltungen vorbereiten und deren Inhalte in selbständiger Arbeit vertiefen. Die für den erfolgreichen Abschluss des Studiums erforderlichen Kenntnisse und Fähigkeiten werden nicht ausschließlich durch den Besuch von Lehrveranstaltungen erworben, vielmehr sind zusätzliche eigene Studien erforderlich (Selbststudium).

(2) Ein Fernstudium oder Teilzeitstudium ist nicht vorgesehen.

**Teil 4**  
**Schlussbestimmungen**

**§ 11**  
**Inkrafttreten und Veröffentlichung, Übergangsregelung**

Diese Studienordnung gilt für die ab Wintersemester 2020/2021 Immatrikulierten.

Für Studenten, die ihr Studium vor dem Wintersemester 2020/2021 aufgenommen haben, gilt die Studienordnung für den englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science (M.Sc.) an der Technischen Universität vom 15. Juni 2017 (Amtliche Bekanntmachungen Nr. 18/2017, S. 826) fort.

Diese Studienordnung tritt am Tage nach ihrer Veröffentlichung in den Amtlichen Bekanntmachungen der Technischen Universität Chemnitz in Kraft.

Ausgefertigt aufgrund des Beschlusses des Fakultätsrates der Fakultät für Elektrotechnik und Informationstechnik vom 19. Mai 2020 und der Genehmigung durch das Rektorat der Technischen Universität Chemnitz vom 11. Juni 2020.

Chemnitz, den 23. Juni 2020

Der Rektor  
der Technischen Universität Chemnitz

Prof. Dr. Gerd Strohmeier

Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENABLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Arbeitsaufwand Leistungspunkte Gesamt
<b>1. Basismodule:</b>					
<b>1.1 Basismodule Komponenten für eingebettete Systeme</b>					
<b>1.1.1 Digital Components and Architectures for Data Processing</b>	150 AS 4 LVS (V2/Ü1/P1) PVL: Praktikum PL: Klausur				150 AS / 5 LP
<b>1.1.2 Smart Sensor Systems</b>	180 AS 5 LVS (V2/Ü1/P2) PVL: Praktikum PL: Klausur				180 AS / 6 LP
<b>1.1.3 Digital Signal Processing 1</b>	150 AS 4 LVS (V2/S2) PL: Klausur				150 AS / 5 LP
<b>1.1.4 Computer Vision 1</b>	150 AS 3 LVS (V2/Ü1) PL: Klausur				150 AS / 5 LP
<b>1.1.5 Design of Software for Embedded Systems</b>		150 AS 3 LVS (V2/Ü2) PVL: Übungsaufgaben PL: Klausur			150 AS / 5 LP
<b>1.1.6 Echtzeitsysteme</b>		150 AS 4 LVS (V2/Ü2) PL: Klausur			150 AS / 5 LP

Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENABLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Arbeitsaufwand Leistungspunkte Gesamt
1.1.7 Project Lab Embedded Systems		180 AS 6 LVS (S6) PVL: Vortrag PL: mündl. Prüfung			180 AS / 6 LP
<b>1.2 Basismodule System Design</b>					
1.2.1 Design of Digital Systems	150 AS 4 LVS (V1/Ü1/S1/P1) PVL: Praktikum PL: Klausur				150 AS / 5 LP
1.2.2 Hardware/Software-Codesign I	150 AS 4 LVS (V2/Ü2) PL: Klausur				150 AS / 5 LP
<b>2. Vertiefungsmodule:</b> Aus den nachfolgend genannten Vertiefungsmodulen 2.1 bis 2.6 sind Module im Gesamtumfang von 43 LP auszuwählen. Dabei darf jedoch maximal ein Modul aus dem Bereich 2.6 Vertiefungsmodule Forschung und Praktikum ausgewählt werden.					
<b>2.1 Vertiefungsmodule System Design</b>					
2.1.1 Design of Heterogeneous Systems		150 AS 4 LVS (V1/Ü1/S1/P1) PVL: Praktikum PL: Klausur			150 AS / 5 LP
2.1.2 Test of Digital and Mixed-Signal Circuits	150 AS 4 LVS (V2/Ü1/S1) PL: Klausur				150 AS / 5 LP

Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENABLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Arbeitsaufwand Leistungspunkte Gesamt
2.1.3 Hardware/Software-Codesign II		150 AS 4 LVS (V2/Ü2) PL: Klausur			150 AS / 5 LP
2.1.4 Hardware Acceleration using FPGAs			150 AS 4 LVS (V1/S1/P2) PVL: Praktikum PL: mündl. Präsentation mit Kolloquium		150 AS / 5 LP
2.1.5 Verification of Digital Systems		150 AS 4 LVS (V1/Ü1/S1/P1) 2 PVL: Vortrag, Praktikum PL: Klausur			150 AS / 5 LP
<b>2.2 Vertiefungsmodule Automotive Systems</b>					
2.2.1 Advanced Platforms for Automotive Systems			150 AS 3 LVS (V2/Ü1) PL: Klausur		150 AS / 5 LP
2.2.2 Automotive Sensor Systems		150 AS 4 LVS (V1/S3) 2 PL: mündl. Prüfung, technischer Bericht			150 AS / 5 LP

Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENABLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Arbeitsaufwand Leistungspunkte Gesamt
<b>2.3 Vertiefungsmodule Signal Processing</b>					
<b>2.3.1 Image Processing and Pattern Recognition</b>		60 AS 2 LVS (V2)	90 AS 3 LVS (V1/P2) PVL: Praktikum PL: mündl. Prüfung		150 AS / 5 LP
<b>2.3.2 Multisensorial Systems</b>	60 AS 2 LVS (V2)	60 AS 2 LVS (V1/P1) PVL: Praktikum PL: Klausur			120 AS / 4 LP
<b>2.3.3 Digital Signal Processing 2</b>		90 AS 3 LVS (V1/S2) PL: Klausur			90 AS / 3 LP
<b>2.3.4 Video Signal Processing</b>		90 AS 3 LVS (V2/Ü1) PL: Klausur			90 AS / 3 LP
<b>2.3.5 Computer Vision 2</b>		90 AS 3 LVS (V2/Ü1) PL: Klausur			90 AS / 3 LP
<b>2.3.6 Programming and Data Analysis</b>		150 AS 5 LVS (V1/S4) PVL: Programmier- aufgabe PL: Klausur			150 AS / 5 LP

Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENABLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Arbeitsaufwand Leistungspunkte Gesamt
<b>2.3.7 Mobile Localization and Navigation</b>			60 AS 2 LVS (V2) PL: mündl. Prüfung		60 AS / 2 LP
<b>2.3.8 Antennas and Wave Propagation</b>		60 AS 2 LVS (V2) PL: Klausur			60 AS / 2 LP
<b>2.3.9 Self-Organizing Networks</b>		60 AS 2 LVS (V2) PL: Klausur			60 AS / 2 LP
<b>2.3.10 Network Security</b>		60 AS 2 LVS (V2) PL: Klausur			60 AS / 2 LP
<b>2.4 Vertiefungsmodule Eingebettete Systeme</b>					
<b>2.4.1 Advanced Embedded Systems</b>	60 AS 2 LVS (V2) PL: Klausur				60 AS / 2 LP
<b>2.5 Nichttechnische Vertiefungsmodule</b>					
<b>2.5.1 Optimierung für Nichtmathematiker</b>			180 AS 4 LVS (V2/Ü2) PL: Klausur		180 AS / 6 LP
<b>2.5.2 Management Accounting</b>			90 AS 2 LVS (V1/Ü1) PL: Klausur		90 AS / 3 LP

Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENABLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Arbeitsaufwand Leistungspunkte Gesamt
<b>2.5.3 Communication and Leadership</b>	120 AS 2 LVS (S2) 2 PL: Präsentation, Klausur				120 AS / 4 LP
<b>2.6 Vertiefungsmodule Forschung und Praktikum</b>					
<b>2.6.1 Research Project</b>			300 AS 2 LVS (S1/PR1) 2 PVL: schriftl. Ausarbeitung Konzept, Präsentation 2 PL: schriftl. Ausarbeitung, Präsentation		300 AS / 10 LP
<b>2.6.2 Research Internship</b>			900 AS (P 20 Wochen) 2 PL: Praktikumsbericht, mündl. Vortrag mit Diskussion		900 AS / 30 LP
<b>3. Modul Master-Arbeit:</b>					
<b>3.1 Master Thesis</b>				900 AS 2 PL: Masterarbeit, mündl. Vortrag mit Kolloquium	900 AS / 30 LP
<b>Gesamt LVS</b> (Beispielrechnung unter Berücksichtigung aller Pflichtmodule sowie der Module 2.1.3, 2.1.4, 2.1.5, 2.2.1, 2.3.8, 2.3.10, 2.5.1, 2.5.2 und 2.6.1)	<b>25 LVS</b>	<b>26 LVS</b>	<b>15 LVS</b>	<b>0 LVS</b>	<b>65 LVS</b>

Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENABLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Arbeitsaufwand Leistungspunkte Gesamt
<b>Gesamt AS</b> (Beispielrechnung unter Berücksichtigung aller Pflichtmodule sowie der Module 2.1.3, 2.1.4, 2.1.5, 2.2.1, 2.3.8, 2.3.10, 2.5.1, 2.5.2 und 2.6.1)	930 AS	900 AS	870 AS	900 AS	3600 AS / 120 LP

- PL Prüfungsleistung
- PVL Prüfungsvorleistung
- ASL Anrechenbare Studienleistung
- LVS Lehrveranstaltungsstunden
- AS Arbeitsstunden
- LP Leistungspunkte
- V Vorlesung
- S Seminar
- Ü Übung
- T Tutorium
- P Praktikum
- PS Planspiel
- E Exkursion
- K Kolloquium
- PR Projekt

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	1.1.1
<b>Modulname</b>	Digital Components and Architectures for Data Processing
<b>Modulverantwortlich</b>	Professur Schaltkreis- und Systementwurf
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Grundlagen und Klassifikationsmöglichkeiten der Rechnerarchitektur</li> <li>• Erweiterte Architekturkonzepte von Mikroprozessoren und –controllern (Steuerwerk, Rechenwerk, Speicher, Bussysteme)</li> <li>• Weitere digitale programmierbare Schaltkreise und IP-Cores</li> <li>• Kopplungen von Schaltkreisarten zu Systems-on-Chip</li> <li>• Hardwarenahe Programmierung</li> </ul> <p><u>Qualifikationsziele:</u> Überblick über Rechnerarchitekturen und Klassifikationsmöglichkeiten, Vermittlung von detaillierten Kenntnissen zu Aufbau und Funktion von Grundkomponenten sowie Kopplungsmöglichkeiten</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung, Übung und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Digital Components and Architectures for Data Processing (2 LVS)</li> <li>• Ü: Digital Components and Architectures for Data Processing (1 LVS)</li> <li>• P: Digital Components and Architectures for Data Processing (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum Digital Components and Architectures for Data Processing</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Digital Components and Architectures for Data Processing (Prüfungsnummer: 42614)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	1.1.2
<b>Modulname</b>	Smart Sensor Systems
<b>Modulverantwortlich</b>	Professur Mess- und Sensortechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Einführung zu intelligenten Sensorsystemen</li> <li>• Grundlagen der Sensorik</li> <li>• Sensoreigenschaften</li> <li>• Ausgewählte Sensorprinzipien</li> <li>• Entwurf von Sensorsystemen</li> <li>• Messdatenerfassung und Sensorschnittstellen</li> <li>• Fortgeschrittene Verfahren der Analog-Digital-Umsetzung</li> <li>• Sensorsignalverarbeitung</li> <li>• Ausgewählte Sensoranwendungen</li> </ul> <p><u>Qualifikationsziele:</u> Das vermittelte Wissen soll die Studenten in die Lage versetzen, Sensoren für Messaufgaben in geeigneter Weise auszuwählen und die entsprechenden Sensorsysteme und Schnittstellen entwerfen zu können.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung, Übung und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Smart Sensor Systems (2 LVS)</li> <li>• Ü: Smart Sensor Systems (1 LVS)</li> <li>• P: Smart Sensor Systems (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum Smart Sensor Systems</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Smart Sensor Systems (Prüfungsnummer: 42009)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 6 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 180 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	1.1.3
<b>Modulname</b>	Digital Signal Processing 1
<b>Modulverantwortlich</b>	Professur Digital- und Schaltungstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Abtastung und Rekonstruktion</li> <li>• Quantisierung <ul style="list-style-type: none"> <li>○ A/D-Konverter</li> <li>○ D/A-Konverter</li> <li>○ Quantisierungsrauschen</li> <li>○ Überabtastung</li> </ul> </li> <li>• Diskrete Systeme <ul style="list-style-type: none"> <li>○ Linearität und Zeitinvarianz</li> <li>○ Kausalität und Stabilität</li> </ul> </li> <li>• Digitale Filter <ul style="list-style-type: none"> <li>○ Z-Transformation</li> <li>○ FIR-Filter</li> <li>○ IIR-Filter</li> </ul> </li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten werden befähigt, eigenständig Signalverarbeitungs-algorithmen zu entwerfen und zu programmieren.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Seminar.</p> <ul style="list-style-type: none"> <li>• V: Digital Signal Processing 1 (2 LVS)</li> <li>• S: Digital Signal Processing 1 (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Digital Signal Processing 1 (Prüfungsnummer: 41232)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	1.1.4
<b>Modulname</b>	Computer Vision 1
<b>Modulverantwortlich</b>	Professur Digital- und Schaltungstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Dieses Modul beinhaltet einen weitgehenden Überblick über Methoden der zweidimensionalen digitalen Signalverarbeitung sowie Grundlagen der Bildentstehung. Themengebiete sind im Einzelnen:</p> <ul style="list-style-type: none"> <li>• Grundlagen zweidimensionaler Filter</li> <li>• Segmentierung und Klassifizierung von Bilddaten</li> <li>• Morphologische Operationen</li> <li>• Histogramm und Punktoperationen</li> <li>• Machine Learning</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb von Fachkenntnissen zu Methoden der zweidimensionalen digitalen Signalverarbeitung</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Computer Vision 1 (3 LVS)</li> <li>• Ü: Computer Vision 1 (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Computer Vision 1 (Prüfungsnummer: 41227)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	1.1.5
<b>Modulname</b>	Design of Software for Embedded Systems
<b>Modulverantwortlich</b>	Professur Rechnerarchitekturen und -systeme
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Die Vorlesung beschäftigt sich mit Entwicklungsmethoden für Software in eingebetteten Systemen. Dabei werden insbesondere folgende Aspekte behandelt:</p> <ul style="list-style-type: none"> <li>• Merkmale von nicht-eingebetteten und eingebetteten Systemen</li> <li>• Funktionale und nicht-funktionale Anforderungen an eingebettete Software (Zeitverhalten, Effizienz, Zuverlässigkeit, Wartbarkeit, Portabilität, etc.)</li> <li>• Programmierparadigmen für eingebettete Systeme (synchrone, zeitgesteuerte und schedulingbasierte Programmiersprachen)</li> <li>• Unterstützung durch Middleware und Betriebssystem</li> <li>• Trends und Beispiele aus der Praxis</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten sind in der Lage, die Anforderungen und Besonderheiten von eingebetteten Systemen zu erkennen und von denen anderer Domänen zu unterscheiden. Ferner können sie verschiedene Entwicklungsmethoden für eingebettete Software unterscheiden und anwendungsspezifisch einsetzen.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Design of Software for Embedded Systems (2 LVS)</li> <li>• Ü: Design of Software for Embedded Systems (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache und gegebenenfalls zusätzlich in deutscher Sprache abgehalten und durch Methoden des E-Learning unterstützt.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	Grundkenntnisse von Betriebssystemen und der Softwareentwicklung
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• Nachweis von 5 bis 10 Übungsaufgaben zu Design of Software for Embedded Systems. Der Nachweis ist erbracht, wenn jeweils mindestens 50 % der gestellten Übungsaufgaben richtig gelöst worden sind.</li> </ul> <p>Die Prüfungsvorleistung ist in englischer Sprache zu erbringen.</p>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Design of Software for Embedded Systems (Prüfungsnummer: 56505)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	1.1.6
<b>Modulname</b>	Echtzeitsysteme
<b>Modulverantwortlich</b>	Professur Betriebssysteme
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Spezifikation</li> <li>• Taskmodelle</li> <li>• Schedulingverfahren</li> <li>• Ressourcenverwaltung</li> <li>• weiche Echtzeit</li> <li>• Ansätze für Echtzeit mit Multicore-Prozessoren</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten</p> <ul style="list-style-type: none"> <li>• kennen grundsätzliche Probleme bei der Gewährleistung von echtzeitfähigen Verhalten und können diese erläutern</li> <li>• können Anforderungen an Echtzeitverhalten aus Anwendungsszenarien ableiten und diese Anforderungen spezifizieren</li> <li>• können typische Abstraktionen und Modellannahmen im Bereich der Echtzeitsysteme einsetzen und diese bewerten</li> <li>• kennen grundlegene Ansätze und Algorithmen zur Sicherstellung von Echtzeitverhalten (insbesondere Scheduling und Ressourcenverwaltung) und können diese anwenden</li> <li>• können solche Ansätze bewerten und sinnvoll weiterentwickeln</li> </ul>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Echtzeitsysteme (2 LVS)</li> <li>• Ü: Echtzeitsysteme (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache und gegebenenfalls zusätzlich in deutscher Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Echtzeitsysteme (Prüfungsnummer: 56503)</li> </ul> <p>Die Prüfungsleistung kann in englischer oder deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	1.1.7
<b>Modulname</b>	Project Lab Embedded Systems
<b>Modulverantwortlich</b>	Professur Mess- und Sensortechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Anforderungsanalyse</li> <li>• Konzeption von Lösungsansätzen für Embedded Systems</li> <li>• Komponentenauswahl</li> <li>• Hard- und Softwareentwurf</li> <li>• Systemtest</li> <li>• Dokumentation</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb von Kenntnissen zur selbstständigen Konzeption und Umsetzung von Embedded Systems; zielorientierte, projektorientierte Arbeitspraxis und Teamarbeit</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls ist das Seminar.</p> <ul style="list-style-type: none"> <li>• S: Project Lab Embedded Systems (6 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• 15-minütiger Vortrag zu den Projektzielen und dem Projektplan zur selbständigen Umsetzung einer im Seminar gestellten Aufgabe</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 20-minütige mündliche Prüfung zu Project Lab Embedded Systems (Prüfungsnummer: 42026)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 6 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 180 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Basismodul System Design**

<b>Modulnummer</b>	1.2.1
<b>Modulname</b>	Design of Digital Systems
<b>Modulverantwortlich</b>	Professur Schaltkreis- und Systementwurf
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Entwurfsebenen und –strategien</li> <li>• Abläufe und Abstraktion beim Systementwurf</li> <li>• Systemspezifikation und HW/SW-Codesign</li> <li>• Modellierung, Hardwarebeschreibungssprachen</li> <li>• Werkzeuge für Simulation, Verifikation und Synthese</li> </ul> <p><u>Qualifikationsziele:</u> Überblick über Entwurfswerkzeuge, -abläufe, und –methoden für digitale Systeme; Notwendigkeit der Entwurfsstrukturierung; Vertraut machen mit den dahinter stehenden Philosophien, Werkzeugen und deren Leistungsfähigkeit</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung, Übung, Seminar und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Design of Digital Systems (1 LVS)</li> <li>• Ü: Design of Digital Systems (1 LVS)</li> <li>• S: Design of Digital Systems (1 LVS)</li> <li>• P: Design of Digital Systems (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum Design of Digital Systems</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Design of Digital Systems (Prüfungsnummer: 42601)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Basismodul System Design**

<b>Modulnummer</b>	1.2.2
<b>Modulname</b>	Hardware/Software-Codesign I
<b>Modulverantwortlich</b>	Professur Technische Informatik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Einblick in verschiedene Entwurfsmethodiken und -strukturierungen für Eingebettete Systeme</li> <li>• Überblick und Vergleich von Zielarchitekturen und -komponenten für Hardware/Software-Systeme</li> <li>• Ausgewählte Probleme der Hardware- und Softwaresynthese</li> <li>• Allgemeine Partitionierungsverfahren</li> <li>• Hardware/Software-Bipartitionierung</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten sind in der Lage, Hardware/Software-Systeme zu spezifizieren, zu evaluieren und systematisch zu entwerfen.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Hardware/Software-Codesign I (2 LVS)</li> <li>• Ü: Hardware/Software-Codesign I (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten und durch Methoden des E-Learning unterstützt.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	Kenntnisse in den Grundlagen der Technischen Informatik
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Hardware/Software-Codesign I (Prüfungsnummer: 55507)</li> </ul> <p>Die Prüfungsleistung kann in deutscher oder in englischer Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul System Design**

<b>Modulnummer</b>	2.1.1
<b>Modulname</b>	Design of Heterogeneous Systems
<b>Modulverantwortlich</b>	Professur Schaltkreis- und Systementwurf
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Entwurfsprozess heterogener Systeme</li> <li>• Modellierung, Beschreibungssprachen analog/mixed-signal</li> <li>• Systemspezifikation</li> <li>• Arbeitsweise von Simulatoren</li> <li>• Mixed-Signal Kopplungsprobleme</li> </ul> <p><u>Qualifikationsziele:</u> Verstehen von Notwendigkeit und Prinzipien moderner Entwurfsabläufe unter Verwendung von Hardwarebeschreibungssprachen. Überblick über die Spezifika des Entwurfs heterogener Systeme, die aus Komponenten verschiedener physikalischer Domänen bestehen können (elektrisch (digital, analog), mikromechanisch, -fluidisch etc.), Kennenlernen verschiedener Entwurfsmethoden und Werkzeuge für solche Systeme und Verständnis der dahinter stehenden Philosophie</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung, Übung, Seminar und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Design of Heterogeneous Systems (1 LVS)</li> <li>• Ü: Design of Heterogeneous Systems (1 LVS)</li> <li>• S: Design of Heterogeneous Systems (1 LVS)</li> <li>• P: Design of Heterogeneous Systems (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum Design of Heterogeneous Systems</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Design of Heterogeneous Systems (Prüfungsnummer: 42616)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul System Design**

<b>Modulnummer</b>	2.1.2
<b>Modulname</b>	Test of Digital and Mixed-Signal Circuits
<b>Modulverantwortlich</b>	Professur Schaltkreis- und Systementwurf
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Grundlagen des Tests, Fehlerarten</li> <li>• Teststrategien</li> <li>• Generierung von digitalen Testmustern</li> <li>• Testfreundlicher Entwurf</li> <li>• Testhardware und -software, Testautomatisierung</li> <li>• Besonderheiten des Mixed-Signal-Tests</li> </ul> <p><u>Qualifikationsziele:</u>  Überblick über die Testmethoden und -strategien; Verstehen des Einflusses des Tests auf den Entwurfsprozess; Überblick über Geräte und Programme zum Test; Kennenlernen von speziellen Verfahren für den automatisierten Test und für den Mixed-Signal-Test</p>
<b>Lehrformen</b>	Lehrformen des Moduls sind Vorlesung, Übung und Seminar. <ul style="list-style-type: none"> <li>• V: Test of Digital and Mixed-Signal Circuits (2 LVS)</li> <li>• Ü: Test of Digital and Mixed-Signal Circuits (1 LVS)</li> <li>• S: Test of Digital and Mixed-Signal Circuits (1 LVS)</li> </ul> Das Modul wird als Blockveranstaltung angeboten. Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	Die Modulprüfung besteht aus einer Prüfungsleistung: <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Test of Digital and Mixed-Signal Circuits (Prüfungsnummer: 42603)</li> </ul> Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.
<b>Leistungspunkte und Noten</b>	In dem Modul werden 5 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul System Design**

<b>Modulnummer</b>	2.1.3
<b>Modulname</b>	Hardware/Software-Codesign II
<b>Modulverantwortlich</b>	Professur Technische Informatik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Abschätzung von Design Parametern</li> <li>• Rapid Prototyping/Emulation</li> <li>• Hardware/Software Co-Simulation</li> <li>• Hardware/Software Co-Specification mit SystemC</li> <li>• Überblick über Hardware/Software Interfaces</li> <li>• Interface Synthese</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten sind in der Lage, Hardware/Software-Systeme zu modellieren, zu simulieren, Systemparameter zu bestimmen und zu optimieren.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Hardware/Software-Codesign II (2 LVS)</li> <li>• Ü: Hardware/Software-Codesign II (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten und durch Methoden des E-Learning unterstützt.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	Kenntnisse in den Grundlagen der Technischen Informatik und Grundkenntnisse im Hardware/Software-Codesign I
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Hardware/Software-Codesign II (Prüfungsnummer: 55509)</li> </ul> <p>Die Prüfungsleistung kann in deutscher oder englischer Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul System Design**

<b>Modulnummer</b>	2.1.4
<b>Modulname</b>	Hardware Acceleration using FPGAs
<b>Modulverantwortlich</b>	Professur Schaltkreis- und Systementwurf
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Einführung in den Entwurf von FPGAs</li> <li>• Vorstellung der Anwendungsfelder (u.a. Rapid Prototyping, Signal-, Daten- und Bildverarbeitung)</li> <li>• Spezifika von FPGAs</li> <li>• Entwurfswerkzeuge für FPGAs</li> <li>• Bearbeitung komplexer Entwurfsaufgaben</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb eines Überblicks zu kommerziell verwendeten Entwicklungswerkzeugen für FPGAs und deren Besonderheiten bei Entwurf und Synthese; Befähigung zur Einschätzung der Lösungsqualität</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung, Seminar und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Hardware Acceleration using FPGAs (1 LVS)</li> <li>• S: Hardware Acceleration using FPGAs (1 LVS)</li> <li>• P: Hardware Acceleration using FPGAs (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	erfolgreich absolviertes Modul „Design of Heterogeneous Systems“ oder erfolgreich absolvierter Einstufungstest zu den Grundlagen VHDL
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum Hardware Acceleration using FPGAs</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 10-minütige mündliche Präsentation der Lösung einer komplexen Entwurfsaufgabe mit anschließendem 10-minütigem Kolloquium (Prüfungsnummer: 42641)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul System Design**

<b>Modulnummer</b>	2.1.5
<b>Modulname</b>	Verification of Digital Systems
<b>Modulverantwortlich</b>	Professur Schaltkreis- und Systementwurf
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Einführung in formale und informale Verifikationsmethoden</li> <li>• Regressionsfähige zufallsgetriebene Verifikationskonzepte</li> <li>• Assertion und Coverage-basierte Verfahren</li> <li>• Binary Decision Diagrams</li> <li>• Äquivalenzvergleich, Eigenschaftsprüfung</li> <li>• Temporale Logik und Model Checking</li> </ul> <p><u>Qualifikationsziele:</u> Überblick zu Verifikationstechniken für digitale Schaltkreise; Vertraut machen mit Algorithmik, Konzepten und Leistungsfähigkeit ausgewählter Verifikationsmethoden</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung, Übung, Seminar und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Verification of Digital Systems (1 LVS)</li> <li>• Ü: Verification of Digital Systems (1 LVS)</li> <li>• S: Verification of Digital Systems (1 LVS)</li> <li>• P: Verification of Digital Systems (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzungen für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzungen sind folgende Prüfungsvorleistungen (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• 15-minütiger Vortrag zu einem Thema im Rahmen des Seminars Verification of Digital Systems</li> <li>• erfolgreich testiertes Praktikum Verification of Digital Systems</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Verification of Digital Systems (Prüfungsnummer: 42632)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Automotive Systems**

<b>Modulnummer</b>	2.2.1
<b>Modulname</b>	Advanced Platforms for Automotive Systems
<b>Modulverantwortlich</b>	Professur Rechnerarchitekturen und -systeme
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Steuergeräte sind eingebettete Systeme, die eine Vielzahl an Funktionen im Fahrzeug realisieren. Sowohl die Anzahl der Steuergeräte als auch deren Vernetzung steigt in modernen Fahrzeugen stetig an. Um die Komplexität zu beherrschen, kommen spezifische Architekturen, Entwicklungsmethoden und -prozesse zum Einsatz. Dieses Modul bietet eine grundlegende Einführung in das Thema "Entwicklung von Steuergeräten im Automobilbereich." Entlang des V-Modells werden die relevantesten Prozesse, Methoden und Technologien beleuchtet. Schwerpunkte hierbei sind:</p> <ul style="list-style-type: none"> <li>• Technischer Aufbau von Steuergeräten</li> <li>• Systemarchitekturen/Kommunikationsbusse z.B. CAN, FlexRay, Automotive Ethernet, etc.</li> <li>• Softwareplattform – AUTOSAR</li> <li>• Techniken zur Validierung und Verifikation</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten sind in der Lage, den Aufbau von Automotive-Steuergeräten zu beschreiben sowie deren Entwicklung darzustellen. Dabei können sie verschiedene Systemarchitekturen bzw. Bustechnologien benennen, deren Vorteile und Nachteile herausarbeiten sowie daraus einen spezifischen Einsatzzweck ableiten.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Advanced Platforms for Automotive Systems (2 LVS)</li> <li>• Ü: Advanced Platforms for Automotive Systems (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer sowie gegebenenfalls zusätzlich in deutscher Sprache abgehalten und durch Methoden des E-Learning unterstützt.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Advanced Platforms for Automotive Systems (Prüfungsnummer: 55511)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Automotive Systems**

<b>Modulnummer</b>	2.2.2
<b>Modulname</b>	Automotive Sensor Systems
<b>Modulverantwortlich</b>	Professur Mess- und Sensortechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Allgemeine Aspekte zum Einsatz von Sensoren im Automobil</p> <ul style="list-style-type: none"> <li>• Sensoren für das Motormanagement</li> <li>• Sensoren für das Fahrwerk</li> <li>• Sensoren für die aktive und passive Sicherheit (z.B. ABS, ESP)</li> <li>• Fahrerassistenzsysteme</li> <li>• Sensoren für die Luftgüteüberwachung</li> <li>• Abgassensoren</li> <li>• Sensoren für die Beschleunigung, Kraft, Druck, Drehzahl</li> <li>• Selbstüberwachung und Selbstkalibrierung für Robustheit</li> </ul> <p><u>Qualifikationsziele:</u></p> <ul style="list-style-type: none"> <li>• Gewinnen eines Überblicks über diverse Prinzipien und Realisierungsmöglichkeiten von Sensoren für Automobilanwendungen</li> <li>• Methodik zur gezielten Literaturrecherche</li> <li>• Vortrags- und Präsentationstechnik</li> <li>• Methodik und Ausarbeitung technischer Berichte</li> </ul>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Seminar.</p> <ul style="list-style-type: none"> <li>• V: Automotive Sensor Systems (1 LVS)</li> <li>• S: Automotive Sensor Systems (3 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus zwei Prüfungsleistungen. Im Einzelnen sind folgende Prüfungsleistungen zu erbringen:</p> <ul style="list-style-type: none"> <li>• 30-minütige mündliche Prüfung zu Automotive Sensor Systems (Prüfungsnummer: 42003)</li> <li>• schriftliche Ausarbeitung (technischer Bericht) zu Automotive Sensor Systems (Umfang: 10-15 Seiten, Bearbeitungszeit: 1 Woche) (Prüfungsnummer: 42004)</li> </ul> <p>Die Prüfungsleistungen sind in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben. Die Bewertung der Prüfungsleistungen und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt. Prüfungsleistungen:</p> <ul style="list-style-type: none"> <li>• mündliche Prüfung zu Automotive Sensor Systems, Gewichtung 1</li> <li>• schriftliche Ausarbeitung (technischer Bericht) zu Automotive Sensor Systems, Gewichtung 1</li> </ul>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.

---

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.
-------------------------	---

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	2.3.1
<b>Modulname</b>	Image Processing and Pattern Recognition
<b>Modulverantwortlich</b>	Professur Nachrichtentechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Farbtheorie und Farbmodelle in der Bildverarbeitung</li> <li>• Bildgewinnung, das analoge und digitale Bildsignal</li> <li>• Prinzipien der statistischen Bildbeschreibung</li> <li>• Elemente der zweidimensionalen Signaltheorie</li> <li>• LTI-Filter und Filterdesign</li> <li>• Einführung in die morphologische Bildverarbeitung</li> <li>• Segmentierung und Formrepräsentation</li> <li>• Mustererkennung und -klassifikation</li> <li>• Bewegtbildanalyse</li> <li>• Einführung in die Bildkodierungsverfahren (JPEG, MPEG)</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb fundierter und anwendungsbereiter Kenntnisse über die Methoden der Bildverarbeitung</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Image Processing and Pattern Recognition (3 LVS)</li> <li>• P: Image Processing and Pattern Recognition (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum Image Processing and Pattern Recognition</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 30-minütige mündliche Prüfung zu Image Processing and Pattern Recognition (Prüfungsnummer: 42320)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten und beginnt jeweils im Sommersemester.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf zwei Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	2.3.2
<b>Modulname</b>	Multisensorial Systems
<b>Modulverantwortlich</b>	Professur Nachrichtentechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Einführung in die Modellierung vager Sachverhalte</li> <li>• Modellierung vager Sachverhalte mit Hilfe der Wahrscheinlichkeitstheorie</li> <li>• Modellierung dynamischer Systeme mit dem Schwerpunkt Zustandsraumbeschreibung</li> <li>• Dynamische Modelle und Störungsmodellierung</li> <li>• Messmodelle (u. a. Laser-Scanner, Radar, Videobilder)</li> <li>• Grundlagen der Schätztheorie</li> <li>• Kalman-Filterung</li> <li>• Kalman-Filter in Beispielen und Anwendungen</li> <li>• Kalman-Filter für das Tracking von Objekten (z.B. Fahrzeuge oder Fußgänger)</li> <li>• Multi-Kalman-Filter für das gleichzeitige Verfolgen mehrerer Objekte</li> <li>• Sensor-Daten-Fusion (u.a. Laser-Scanner und Videobilder)</li> <li>• Erweiterungen und Spezialfälle des Kalman-Filters</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb von Grundlagen der Schätztheorie und Fusion multivariater Daten</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Multisensorial Systems (3 LVS)</li> <li>• P: Multisensorial Systems (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum Multisensorial Systems</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Multisensorial Systems (Prüfungsnummer: 42316)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 4 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten und beginnt jeweils im Wintersemester.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 120 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf zwei Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	2.3.3
<b>Modulname</b>	Digital Signal Processing 2
<b>Modulverantwortlich</b>	Professur Digital- und Schaltungstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Interpolation und Dezimation <ul style="list-style-type: none"> <li>○ Lineare Interpolation und nichtlineare Interpolation</li> <li>○ Sample Rate Konverter</li> <li>○ Entwurfsbeispiele</li> </ul> </li> <li>• Methoden der digitalen Signalverarbeitung <ul style="list-style-type: none"> <li>○ Diskrete Fouriertransformation (DFT)</li> <li>○ Diskrete Kosinustransformation (DCT)</li> <li>○ Anwendung von Windowing</li> <li>○ Digitale Signalgeneratoren</li> </ul> </li> <li>• Anwendungen der Digitalen Signalverarbeitung</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten erwerben vertiefte Kenntnisse zur eindimensionalen Signalverarbeitung. Sie werden befähigt, die Methoden zur Lösung eigener Probleme anzuwenden und sind in der Lage, die Vor- und Nachteile einzelner Signalverarbeitungsalgorithmen abzuschätzen.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Seminar.</p> <ul style="list-style-type: none"> <li>• V: Digital Signal Processing 2 (1 LVS)</li> <li>• S: Digital Signal Processing 2 (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	Digital Signal Processing 1
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Digital Signal Processing 2 (Prüfungsnummer: 41235)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 3 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 90 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	2.3.4
<b>Modulname</b>	Video Signal Processing
<b>Modulverantwortlich</b>	Professur Digital- und Schaltungstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Inhalt der Lehrveranstaltung sind Digitale TV und Audio Standards sowie interaktive Systeme.</p> <ul style="list-style-type: none"> <li>• Digitale TV Standards</li> <li>• Video- und Audiosignal Komprimierung (z. B. JPEG, MPEG1, MPEG2, AAC)</li> <li>• Display Technologien</li> <li>• Digitale Übertragungsstandards (DVB-S, DVB-C, DVB-T, ISDB-T)</li> <li>• Encryption Technologies for Pay TV</li> <li>• Mobile TV-Standards (z. B. DVB-H, DVB-SH)</li> </ul> <p><u>Qualifikationsziele:</u> Ziel ist der Erwerb eines detaillierten Verständnisses der verschiedenen digitalen TV-Standards.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Video Signal Processing (2 LVS)</li> <li>• Ü: Video Signal Processing (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Video Signal Processing (Prüfungsnummer: 41230)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 3 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 90 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	2.3.5
<b>Modulname</b>	Computer Vision 2
<b>Modulverantwortlich</b>	Professur Digital- und Schaltungstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Grundlagen der Abbildungsgeometrie</li> <li>• Grundlagen und Anwendungen verschiedener Kameramodelle (Perspektivische Modelle, Omnidirektionale Modelle)</li> <li>• Grundlagen des stereoskopischen Sehens</li> <li>• 3D-Rekonstruktion von zweidimensionalen Bilddaten</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb von Fachkenntnissen in der Geometrie der dreidimensionalen Bildentstehung und deren Anwendung für die dreidimensionale Bildverarbeitung</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Computer Vision 2 (2 LVS)</li> <li>• Ü: Computer Vision 2 (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Computer Vision 2 (Prüfungsnummer: 41228)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 3 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 90 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	2.3.6
<b>Modulname</b>	Programming and Data Analysis
<b>Modulverantwortlich</b>	Professur Digital- und Schaltungstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Im Rahmen des Moduls werden grundlegende Fähigkeiten zu einschlägigen Programmier- und Analysewerkzeugen des Scientific Computing vermittelt. Anhand von praxisnahen Beispielen werden Problemstellungen aus dem Bereich der Informationstechnik bearbeitet. Neben der Vermittlung von theoretischen Kenntnissen liegt der Fokus auf praxisnahen Implementierungen aus den Bereichen:</p> <ul style="list-style-type: none"> <li>• Daten I/O</li> <li>• Datenvisualisierung</li> <li>• Matrizenrechnung</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten sind in der Lage, komplexe Programmieraufgaben selbständig praktisch umzusetzen.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Seminar.</p> <ul style="list-style-type: none"> <li>• V: Programming and Data Analysis (1 LVS)</li> <li>• S: Programming and Data Analysis (4 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	Grundkenntnisse zur objektorientierten Programmierung
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten. Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• praktische Umsetzung einer komplexen Programmieraufgabe (Bearbeitungszeit: 6 Wochen)</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Programming and Data Analysis (Prüfungsnummer: 41203)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	2.3.7
<b>Modulname</b>	Mobile Localization and Navigation
<b>Modulverantwortlich</b>	Professur Nachrichtentechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Geschichtliche Entwicklung</li> <li>• Ortungssysteme</li> <li>• Mobiles Radar</li> <li>• Radarprinzip, Radargleichung</li> <li>• Auflösungsprinzipien</li> <li>• Parameterschätzverfahren, Stochastische Modelle</li> <li>• Navigationssysteme, Einführung in das Global Positioning System (GPS)</li> <li>• Ausbreitungseffekte und Schätzgenauigkeit</li> <li>• Rangingverfahren auf der Basis drahtloser Netztechnologien</li> <li>• Ausblick auf künftige Systeme</li> </ul> <p><u>Qualifikationsziele:</u> Kennenlernen der Architektur und Funktionsweise von modernen mobilen Ortungs- und Navigationsverfahren</p>
<b>Lehrformen</b>	<p>Lehrform des Moduls ist die Vorlesung.</p> <ul style="list-style-type: none"> <li>• V: Mobile Localization and Navigation (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 20-minütige mündliche Prüfung zu Mobile Localization and Navigation (Prüfungsnummer: 42318)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 2 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 60 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	2.3.8
<b>Modulname</b>	Antennas and Wave Propagation
<b>Modulverantwortlich</b>	Professur Hochfrequenztechnik und Theoretische Elektrotechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Grundbegriffe der Antennen: Definition, Eigenschaften, wichtige Betriebsparameter</li> <li>• Klassifikation der verschiedenen Antennen</li> <li>• Theorie, Charakteristik und Entwurf von Grund-Antennenarten: Hertzscher Dipol, <math>\lambda/2</math>-Dipol, <math>\lambda/4</math>-Monopol, Schleifenantenne, Schlitzantenne, Patchantenne, Hornstrahler</li> <li>• Grundlagen der Array-Antennen (Gruppenantennen): lineare und planare Array-Antennen</li> <li>• Beispiele von Array-Antennen</li> <li>• Ausblick auf Breitband-Antennen und Miniatur-Antennen</li> <li>• Freiraum-Ausbreitung: atmosphärische Effekte, Mehrweg-Effekte, Plasma-Effekte und Beugungseffekte</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb von Grundkenntnissen über die wichtigsten Strahlungselemente</p>
<b>Lehrformen</b>	<p>Lehrform des Moduls ist die Vorlesung.</p> <ul style="list-style-type: none"> <li>• V: Antennas and Wave Propagation (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Antennas and Wave Propagation (Prüfungsnummer: 41719)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 2 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 60 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	2.3.9
<b>Modulname</b>	Self-Organizing Networks
<b>Modulverantwortlich</b>	Professur Kommunikationsnetze
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• <b>Einführung</b></li> <li>• <b>Drahtlose Netze nach IEEE 802:</b> <ul style="list-style-type: none"> <li>○ Übersicht</li> <li>○ IEEE 802.11 [Wireless Local Area Networks]: Einführung, System- und Protokollarchitektur, PHY-Schicht, MAC-Schicht, Roaming, Dienstgüteunterstützung, Sicherheitskonzept, Netzaspekte</li> <li>○ IEEE 802.11s [Wireless Mesh Networks]</li> </ul> </li> <li>• <b>Mobilitätsmechanismen:</b> Einführung; Mobilität auf Netz-, Transport- und Anwendungsschicht</li> <li>• <b>Mobile Ad-Hoc Netze (MANETs):</b> Einführung (Definition, Klassifikation, Anwendungsszenarien); Routingverfahren für MANETs</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb grundlegender Kenntnisse zu drahtlosen Netzen nach IEEE 802 Standard, Mobilitätsmechanismen und Mobilien Ad-Hoc Netzen</p>
<b>Lehrformen</b>	<p>Lehrform des Moduls ist die Vorlesung.</p> <ul style="list-style-type: none"> <li>• V: Self-Organizing Networks (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Self-Organizing Networks (Prüfungsnummer: 41612)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 2 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 60 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	2.3.10
<b>Modulname</b>	Network Security
<b>Modulverantwortlich</b>	Professur Kommunikationsnetze
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Einführung und Grundlagen: Begriffe, Bedrohungsszenarien, Sicherheitsmechanismen, mathematische Grundlagen der Verschlüsselung</li> <li>• Verschlüsselungsverfahren, Schlüsselmanagement und Zertifikate, PKI-Infrastruktur</li> <li>• Gesicherte Datenübertragung: Übersicht Sicherungsprotokolle auf Sicherungs-(L2), Netz- (L3) und Transportschicht (L4) (z.B.: L2TP, IPsec, SSL, TLS, SSH)</li> <li>• Angriffe im Internet: Überblick und Klassifizierung von Angriffen, Praxisbeispiele (DoS-Attacken, Angriffe auf Routing und DNS), Abwehr und Vermeidung von Angriffen</li> <li>• Firewalls: Übersicht, Ziele und Aufgaben einer Firewall, Filtertechniken, Einsatz im Netz, Beispiele, Probleme</li> <li>• Netzzugangskontrolle: Übersicht, Konzepte, AAA-Mechanismen, Praxis-Beispiele, Probleme</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb grundlegender Kenntnisse zur Sicherheit in Kommunikationsnetzen sowie detaillierte Behandlung einiger Teilaspekte der Netzsicherheit</p>
<b>Lehrformen</b>	<p>Lehrform des Moduls ist die Vorlesung.</p> <ul style="list-style-type: none"> <li>• V: Network Security (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Network Security (Prüfungsnummer: 41611)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 2 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 60 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Eingebettete Systeme**

<b>Modulnummer</b>	2.4.1
<b>Modulname</b>	Advanced Embedded Systems
<b>Modulverantwortlich</b>	Studiendekan für den Masterstudiengang Embedded Systems
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Der Forschungsbereich der eingebetteten Systeme ist von ständigen Veränderungen und Weiterentwicklungen geprägt. Im Rahmen dieses Moduls sollen aktuelle Entwicklungen auf diesem Gebiet aufgegriffen und den Studenten vorgestellt werden.</p> <p><u>Qualifikationsziele:</u> Gewinnen eines Einblickes in aktuelle Themenfelder aus dem Bereich eingebetteter Systeme</p>
<b>Lehrformen</b>	<p>Lehrform des Moduls ist die Vorlesung.</p> <ul style="list-style-type: none"> <li>• V: Advanced Embedded Systems (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Advanced Embedded Systems (Prüfungsnummer: 42640)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 2 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in der Regel in jedem zweiten Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 60 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Nichttechnisches Vertiefungsmodul**

<b>Modulnummer</b>	2.5.1
<b>Modulname</b>	Optimierung für Nichtmathematiker
<b>Modulverantwortlich</b>	Studiendekan für alle Studiengänge der Fakultät für Mathematik (ausgenommen Data Science sowie Internationaler Master- und Promotionsstudiengang)
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Die mathematische Optimierung beschäftigt sich mit der Aufgabe, eine Zielfunktion über einer gegebenen zulässigen Menge zu minimieren. Das Modul ist für nichtmathematische Studiengänge entworfen und gibt einen groben Überblick über Verfahren und Techniken zur Formulierung und Lösung von Klassen grundlegender Optimierungsprobleme.</p> <p><u>Qualifikationsziele:</u> Optimierungsprobleme richtig zu formulieren und einzuordnen, sie zielführend zu modellieren und geeignete Lösungsverfahren zu wählen sowie einfache Lösungsverfahren selbst algorithmisch umzusetzen. Durch Gruppenarbeit in den Übungen wird die Teamfähigkeit gefördert.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung. V: Optimierung für Nichtmathematiker (2 LVS) Ü: Optimierung für Nichtmathematiker (2 LVS) Die Lehrveranstaltungen können in englischer Sprache abgehalten werden.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	Vertrautheit mit Grundbegriffen aus linearer Algebra und mehrdimensionaler Differentialrechnung
<b>Verwendbarkeit des Moduls</b>	nichtmathematische Studiengänge mit mathematischer Grundlagenausbildung
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Optimierung für Nichtmathematiker (Prüfungsnummer: 20006)</li> </ul> <p>Die Prüfung kann in deutscher oder englischer Sprache abgelegt werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 6 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 180 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Nichttechnisches Vertiefungsmodul**

<b>Modulnummer</b>	2.5.2
<b>Modulname</b>	Management Accounting
<b>Modulverantwortlich</b>	Professur BWL III – Unternehmensrechnung und Controlling
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Management Accounting – ein Überblick</li> <li>• Kostenrechnung: Grundlagen, Kostenartenrechnung, Kostenstellenrechnung, Kostenträgerrechnung, Systeme der Kostenrechnung</li> <li>• Investitionsrechnung: Grundlagen, dynamische Methoden, weitere Anwendungsfelder und Modelle</li> <li>• Methoden des Kostenmanagements</li> </ul> <p><u>Qualifikationsziele:</u> Erwerb von Wissen über Problemstellungen und Methoden des Management Accounting, insbesondere Methoden der Kosten- und Investitionsrechnung; Erwerb von Kompetenzen zur Anwendung und Beurteilung ausgewählter Methoden der Kosten- und Investitionsrechnung</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Management Accounting (1 LVS)</li> <li>• Ü: Management Accounting (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 60-minütige Klausur zu Management Accounting (Prüfungsnummer: 61419)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 3 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 90 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Nichttechnisches Vertiefungsmodul**

<b>Modulnummer</b>	2.5.3
<b>Modulname</b>	Communication and Leadership
<b>Modulverantwortlich</b>	Geschäftsführender Direktor des Instituts für Psychologie
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Das Modul beschäftigt sich mit der Kommunikation im Führungskontext. Behandelt werden Führungsstile, Verhandlungsgespräche mit Geschäftspartnern sowie Mitarbeitergespräche (Zielvereinbarungen, Leistungsrückmeldungen, Konfliktklärung, Motivation etc.). Themen sind dabei: Kommunikationsmodelle, Gesprächsplanung und -steuerung, aktives Zuhören und Fragetechniken sowie Stile der Selbstpräsentation. Theoretische Hintergrundinformationen werden durch praktische Übungen ergänzt.</p> <p><u>Qualifikationsziele:</u> Die Studenten erhalten einen Überblick über anwendungs-bezogenes Wissen zur Kommunikation im Führungskontext.</p>
<b>Lehrformen</b>	<p>Lehrform des Moduls ist das Seminar.</p> <ul style="list-style-type: none"> <li>• S: Communication and Leadership (2 LVS)</li> </ul> <p>Das Modul wird als Blockseminar angeboten. Dieses umfasst eine Startveranstaltung und zwei 2-tägige Blocktermine. Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus zwei Prüfungsleistungen. Im Einzelnen sind folgende Prüfungsleistungen zu erbringen:</p> <ul style="list-style-type: none"> <li>• 15-minütige Präsentation zu Communication and Leadership (Prüfungsnummer: 82430)</li> <li>• 60-minütige Klausur zu Communication and Leadership (Prüfungsnummer: 82431)</li> </ul> <p>Die Prüfungsleistungen sind in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 4 Leistungspunkte erworben. Die Bewertung der Prüfungsleistungen und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt. Prüfungsleistungen:</p> <ul style="list-style-type: none"> <li>• Präsentation zu Communication and Leadership, Gewichtung 1 - Bestehen erforderlich</li> <li>• Klausur zu Communication and Leadership, Gewichtung 1 - Bestehen erforderlich</li> </ul>
<b>Häufigkeit des Angebots</b>	Das Modul wird in der Regel in jedem Semester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 120 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Forschung und Praktikum**

<b>Modulnummer</b>	2.6.1
<b>Modulname</b>	Research Project
<b>Modulverantwortlich</b>	Studiendekan für den Masterstudiengang Embedded Systems
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Der Student erarbeitet an einer Professur der Fakultät für Elektrotechnik und Informationstechnik selbständig die Lösung zu einer praktisch orientierten Aufgabe aus dem Bereich Embedded Systems. Das Modul ist entsprechend der Aufgabenstellung selbständig zu bearbeiten. Der wissenschaftliche Betreuer des Research Projects ist regelmäßig zu konsultieren. Das Modul gliedert sich in 3 Meilensteine:</p> <ul style="list-style-type: none"> <li>• MS1: Ausgabe des Themas (1. Woche)</li> <li>• MS2: Vorstellen der Lösungskonzeption (4. Woche)</li> <li>• MS3: Abgabe der schriftlichen Ausarbeitung, Präsentation der Ergebnisse (15. Woche)</li> </ul> <p>Das Thema der Projektarbeit ist vor dem Beginn der Bearbeitung von der betreuenden Professur schriftlich zu bestätigen</p> <p><u>Qualifikationsziele:</u> Der Student ist in der Lage, eine ingenieurtechnische Forschungsaufgabe selbständig zu lösen, die Ergebnisse zu dokumentieren, zu analysieren und zu präsentieren.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Seminar und Projekt.</p> <ul style="list-style-type: none"> <li>• S: Research Project (1 LVS)</li> <li>• PR: Research Project (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen des Moduls werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzungen für die einzelnen Prüfungsleistungen und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten. Zulassungsvoraussetzungen sind:</p> <ul style="list-style-type: none"> <li>• die schriftliche Bestätigung des Themas der Projektarbeit durch die betreuende Professur vor Beginn der Bearbeitung</li> </ul> <p>sowie folgende Prüfungsvorleistungen (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• schriftliche Ausarbeitung des Konzeptes der Projektarbeit einschließlich Zeit- und Ressourcenplan für die weitere Bearbeitung der Aufgabe (Umfang: 2-5 Seiten, Bearbeitungszeit: 4 Wochen)</li> <li>• 10-minütige mündliche Präsentation des Konzeptes</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus zwei Prüfungsleistungen. Im Einzelnen sind folgende Prüfungsleistungen zu erbringen:</p> <ul style="list-style-type: none"> <li>• schriftliche Ausarbeitung (Umfang: 20–30 Seiten, Bearbeitungszeit: 11 Wochen) zum Thema der Projektarbeit (Prüfungsnummer: 8210)</li> <li>• 20-minütige mündliche Präsentation der Ergebnisse (Prüfungsnummer: 8220)</li> </ul> <p>Die Prüfungsleistungen sind in englischer Sprache zu erbringen. Die Prüfungsleistung schriftliche Ausarbeitung kann optional in deutscher Sprache erbracht werden.</p>

---

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

<b>Leistungspunkte und Noten</b>	In dem Modul werden 10 Leistungspunkte erworben. Die Bewertung der Prüfungsleistungen und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt. Prüfungsleistungen: <ul style="list-style-type: none"><li>• schriftliche Ausarbeitung zum Thema der Projektarbeit, Gewichtung 7</li><li>• mündliche Präsentation der Ergebnisse, Gewichtung 3</li></ul>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 300 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Forschung und Praktikum**

<b>Modulnummer</b>	2.6.2
<b>Modulname</b>	Research Internship
<b>Modulverantwortlich</b>	Studiendekan für den Masterstudiengang Embedded Systems
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Die Studenten bearbeiten selbständig eine praktische Aufgabe auf dem Gebiet der Elektrotechnik und Informationstechnik. Diese sollte einen engen Zusammenhang mit dem Themenbereich der eingebetteten Systeme aufweisen. Die praktische Ausbildung erfolgt im Rahmen einer 20-wöchigen Tätigkeit in einem Unternehmen oder in einer Forschungs- bzw. Entwicklungseinrichtung und ist in der Regel in Deutschland zu absolvieren. Die Aufgabenstellung ist vor Beginn des Praktikums von einer Professur der Fakultät für Elektrotechnik und Informationstechnik schriftlich zu bestätigen.</p> <p><u>Qualifikationsziele:</u> Der Student ist in der Lage, eine ingenieurtechnische Problemstellung in der Praxis selbständig zu bearbeiten, die Ergebnisse in schriftlicher Form festzuhalten und diese einem Fachpublikum zu präsentieren. Darüber hinaus kann er sich fehlende Kenntnisse, die zur Realisierung der Aufgaben notwendig sind, durch einen fachlichen Austausch mit anderen Ingenieuren oder durch eine selbständige Recherche in der Fachliteratur aneignen.</p>
<b>Lehrformen</b>	<p>Lehrform des Moduls ist das Praktikum.</p> <ul style="list-style-type: none"> <li>• P: Research Internship (20 Wochen)</li> </ul>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	Deutschkenntnisse auf dem Niveau B2 des Europäischen Referenzrahmens für Sprachen
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzungen für die einzelnen Prüfungsleistungen und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzungen sind:</p> <ul style="list-style-type: none"> <li>• die schriftliche Bestätigung der Praktikumsaufgabe durch eine Professur der Fakultät für Elektrotechnik und Informationstechnik vor Beginn des Praktikums</li> <li>• der Nachweis von Deutschkenntnissen auf dem Niveau B2 des Europäischen Referenzrahmens für Sprachen</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus zwei Prüfungsleistungen. Im Einzelnen sind folgende Prüfungsleistungen zu erbringen:</p> <ul style="list-style-type: none"> <li>• Praktikumsbericht (Umfang: ca. 30 Seiten, Bearbeitungszeit: 3 Wochen) (Prüfungsnummer: 8110)</li> <li>• 20-minütiger mündlicher Vortrag mit anschließender maximal 25-minütiger Diskussion (Prüfungsnummer: 8120)</li> </ul>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 30 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistungen und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p> <p>Prüfungsleistungen:</p> <ul style="list-style-type: none"> <li>• Praktikumsbericht, Gewichtung 7</li> <li>• mündlicher Vortrag mit anschließender Diskussion, Gewichtung 3</li> </ul>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 900 AS.

---

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.
-------------------------	---

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Modul Master-Arbeit**

<b>Modulnummer</b>	3.1
<b>Modulname</b>	Master Thesis
<b>Modulverantwortlich</b>	Studiendekan für den Masterstudiengang Embedded Systems
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Das Modul beinhaltet die Erstellung der Masterarbeit zu einer ingenieurwissenschaftlichen Aufgabe, deren schriftliche Darstellung und eine mündliche Prüfung. Das Thema der Masterarbeit soll auf dem Gebiet der Embedded Systems liegen. Der Student wird dabei von einem wissenschaftlichen Betreuer der Fakultät unterstützt.</p> <p><u>Qualifikationsziele:</u> Der Student ist in der Lage, eine ingenieurwissenschaftliche Aufgabenstellung zu bearbeiten, Lösungswege und Ergebnisse schriftlich darzustellen und diese zu präsentieren.</p>
<b>Lehrformen</b>	Das Modul ist entsprechend der Aufgabenstellung selbständig zu bearbeiten. Der wissenschaftliche Betreuer der Masterarbeit ist regelmäßig zu konsultieren.
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzungen für die einzelnen Prüfungsleistungen und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzungen sind:</p> <ul style="list-style-type: none"> <li>• für die Anfertigung der Masterarbeit: Module im Umfang von mindestens 83 LP</li> <li>• für den mündlichen Vortrag mit anschließendem Kolloquium: alle Module (außer Modul Master Thesis)</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus zwei Prüfungsleistungen. Im Einzelnen sind folgende Prüfungsleistungen zu erbringen:</p> <ul style="list-style-type: none"> <li>• Masterarbeit (Umfang: ca. 60 Seiten; Bearbeitungszeit: 23 Wochen) (Prüfungsnummer: 9110)</li> <li>• 30-minütiger mündlicher Vortrag mit anschließendem maximal 15-minütigem Kolloquium (Prüfungsnummer: 9120)</li> </ul> <p>Die Prüfungsleistungen sind in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 30 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistungen und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p> <p>Prüfungsleistungen:</p> <ul style="list-style-type: none"> <li>• Masterarbeit, Gewichtung 7 – Bestehen erforderlich</li> <li>• mündlicher Vortrag mit anschließendem Kolloquium, Gewichtung 3 – Bestehen erforderlich</li> </ul>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 900 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.